

日 本 国 特 許 庁
JAPAN PATENT OFFICE

22. 1. 2004

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日 2 0 0 3 年 1 月 2 4 日
Date of Application:

出 願 番 号 特 願 2 0 0 3 - 0 1 6 5 5 9
Application Number:
[ST. 10/C]: [J P 2 0 0 3 - 0 1 6 5 5 9]

出 願 人 浜 松 ホ ト ニ ク ス 株 式 会 社
Applicant(s):

RECEIVED

11 MAR 2004

WIPO

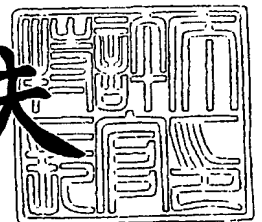
PCT

PRIORITY DOCUMENT
SUBMITTED OR TRANSMITTED IN
COMPLIANCE WITH
RULE 17.1(a) OR (b)

2 0 0 4 年 2 月 2 6 日

特許庁長官
Commissioner,
Japan Patent Office

今 井 康 夫



【書類名】 特許願
【整理番号】 2002-0823
【提出日】 平成15年 1月24日
【あて先】 特許庁長官殿
【国際特許分類】 G03G 15/01
B41J 2/525
G01B 11/00

【発明者】

【住所又は居所】 静岡県浜松市市野町 1 1 2 6 番地の 1 浜松ホトニクス株式会社内

【氏名】 杉山 行信

【発明者】

【住所又は居所】 静岡県浜松市市野町 1 1 2 6 番地の 1 浜松ホトニクス株式会社内

【氏名】 水野 誠一郎

【発明者】

【住所又は居所】 静岡県浜松市市野町 1 1 2 6 番地の 1 浜松ホトニクス株式会社内

【氏名】 老川 智博

【特許出願人】

【識別番号】 000236436

【氏名又は名称】 浜松ホトニクス株式会社

【代理人】

【識別番号】 100088155

【弁理士】

【氏名又は名称】 長谷川 芳樹

【選任した代理人】

【識別番号】 100089978

【弁理士】

【氏名又は名称】 塩田 辰也

【選任した代理人】

【識別番号】 100092657

【弁理士】

【氏名又は名称】 寺崎 史朗

【手数料の表示】

【予納台帳番号】 014708

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 多重画像形成位置ずれ検出装置、画像濃度検出装置及び多重画像形成装置

【特許請求の範囲】

【請求項 1】 多重画像を形成する際に各画像の転写位置のずれを検出するために、被検出対象の表面に形成された多重画像形成位置ずれ検出用パターンを、画素が 2 次元配列された光感应領域を有する光検出手段によって検出する多重画像形成位置ずれ検出装置であって、

前記光検出手段は、

各々入射した光の強度に応じた電流を出力する複数の光感应部分を同一面内にて隣接して配設することで 1 画素が構成されており、

前記 2 次元配列における第 1 の方向に配列された複数の画素にわたって、当該各画素を構成する複数の光感应部分のうち一方の光感应部分同士が電氣的に接続され、

前記 2 次元配列における第 2 の方向に配列された複数の画素にわたって、当該各画素を構成する複数の光感应部分のうち他方の光感应部分同士が電氣的に接続されていることを特徴とする多重画像形成位置ずれ検出装置。

【請求項 2】 前記光検出手段は、

前記第 1 の方向に配列された前記複数の画素間において電氣的に接続された一方の光感应部分群からの出力を読み出して当該出力に基づいて前記 2 次元配列における前記第 2 の方向での輝度プロファイルを検出する第 1 信号処理回路と、

前記第 2 の方向に配列された前記複数の画素間において電氣的に接続された他方の光感应部分群からの出力を読み出して当該出力に基づいて前記 2 次元配列における前記第 1 の方向での輝度プロファイルを検出する第 2 信号処理回路と、を有することを特徴とする請求項 1 に記載の多重画像形成位置ずれ検出装置。

【請求項 3】 画像の濃度を検出するために、被検出対象の表面に形成された濃度検出用パターンを、画素が 2 次元配列された光感应領域を有する光検出手段によって検出する画像濃度検出装置であって、

前記光検出手段は、

各々入射した光の強度に応じた電流を出力する複数の光感応部分を同一面内にて隣接して配設することで1画素が構成されており、

前記2次元配列における第1の方向に配列された複数の画素にわたって、当該各画素を構成する複数の光感応部分のうち一方の光感応部分同士が電氣的に接続され、

前記2次元配列における第2の方向に配列された複数の画素にわたって、当該各画素を構成する複数の光感応部分のうち他方の光感応部分同士が電氣的に接続されていることを特徴とする画像濃度検出装置。

【請求項4】 前記光検出手段は、

前記第1の方向に配列された前記複数の画素間において電氣的に接続された一方の光感応部分群からの出力を読み出して当該出力に基づいて前記2次元配列における前記第2の方向での輝度プロファイルを検出する第1信号処理回路と、

前記第2の方向に配列された前記複数の画素間において電氣的に接続された他方の光感応部分群からの出力を読み出して当該出力に基づいて前記2次元配列における前記第1の方向での輝度プロファイルを検出する第2信号処理回路と、を有することを特徴とする請求項3に記載の画像濃度検出装置。

【請求項5】 多重画像を形成するために、それぞれ異なった各画像を形成する複数の画像形成部と、

請求項1に記載の多重画像形成位置ずれ検出装置と、を備え、

前記画像形成部によりそれぞれ形成された各画像の転写位置のずれを前記多重画像形成位置ずれ検出装置により検出することを特徴とする多重画像形成装置。

【請求項6】 多重画像を形成するために、それぞれ異なった各画像を形成する複数の画像形成部と、

請求項3に記載の画像濃度検出装置と、を備え、

前記画像形成部によりそれぞれ形成された各画像の濃度を前記画像濃度検出装置により検出することを特徴とする多重画像形成装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、多重画像形成位置ずれ検出装置、画像濃度検出装置及び多重画像形成装置に関する。

【0002】

【従来の技術】

この種の多重画像形成装置として、多重画像を形成するために複数個の画像形成部が配置され、各画像形成部にてそれぞれ色の異なった各画像を形成し、転写材に転写され重ねられる該各画像の転写位置のずれを補正するための多重画像形成位置ずれ検出用パターン（位置決めパターン）をCCDイメージセンサにて読み取るものが知られている（例えば、特許文献1参照。）。また、特許文献1においては、転写材上に転写される画像の濃度を制御するための濃度検出用パターンもCCDイメージセンサにて読み取っている。

【0003】

【特許文献1】

特開平1-167769号公報

【0004】

【発明が解決しようとする課題】

しかしながら、多重画像形成位置ずれ検出用パターンあるいは濃度検出用パターンの読み取りにCCDイメージセンサを用いていたのでは、以下のような問題点を有することとなる。CCDイメージセンサにおいては、1フレーム内の光強度分布を得るには、全ての画素についてデータ処理（例えば、 $m \times n$ 画素を有する場合、 $m \times n$ 回のデータ処理）が必要となり、データ処理の時間が長くなってしまう。また、データ処理を行う信号処理回路として、高性能化、高速化のものが要求されてしまう。

【0005】

本発明は上述の点に鑑みてなされたもので、多重画像形成位置ずれ検出用パターンの検出処理の高速化および構成の簡素化を図ることができる多重画像形成位置ずれ検出装置、同じく濃度検出用パターンの検出処理の高速化および構成の簡素化を図ることができる画像濃度検出装置、同じく多重画像形成位置ずれ検出用パターンあるいは濃度検出用パターンの検出処理の高速化および構成の簡素化を

図ることができる多重画像形成装置を提供することを課題とする。

【0006】

【課題を解決するための手段】

本発明に係る多重画像形成位置ずれ検出装置は、多重画像を形成する際に各画像の転写位置のずれを検出するために、被検出対象の表面に形成された多重画像形成位置ずれ検出用パターンを、画素が2次元配列された光感応領域を有する光検出手段によって検出する多重画像形成位置ずれ検出装置であって、光検出手段は、各々入射した光の強度に応じた電流を出力する複数の光感応部分を同一面内にて隣接して配設することで1画素が構成されており、2次元配列における第1の方向に配列された複数の画素にわたって、当該各画素を構成する複数の光感応部分のうち一方の光感応部分同士が電氣的に接続され、2次元配列における第2の方向に配列された複数の画素にわたって、当該各画素を構成する複数の光感応部分のうち他方の光感応部分同士が電氣的に接続されていることを特徴としている。

【0007】

本発明に係る多重画像形成位置ずれ検出装置では、光検出手段において、1つの画素に入射した光は当該画素を構成する複数の光感応部分それぞれにおいて検出されて、光強度に応じた電流が光感応部分毎に出力される。そして、一方の光感応部分同士が2次元配列における第1の方向に配列された複数の画素にわたって電氣的に接続されているので、一方の光感応部分からの電流出力は第1の方向に送られる。また、他方の光感応部分同士が2次元配列における第2の方向に配列された複数の画素にわたって電氣的に接続されているので、他方の光感応部分からの電流出力は第2の方向に送られる。このように、一方の光感応部分からの電流出力は第1の方向に送られるとともに、他方の光感応部分からの電流出力は第2の方向に送られることから、第1の方向での輝度プロファイルと第2の方向での輝度プロファイルとをそれぞれ独立して得ることが可能となる。この結果、1画素に複数の光感応部分を配設するという極めて簡素な構成にて、多重画像形成位置ずれ検出用パターンの第1の方向での輝度プロファイル及び第2の方向での輝度プロファイルを高速に検出することができる。

【0008】

本発明に係る画像濃度検出装置は、画像の濃度を検出するために、被検出対象の表面に形成された濃度検出用パターンを、画素が2次元配列された光感応領域を有する光検出手段によって検出する画像濃度検出装置であって、光検出手段は、各々入射した光の強度に応じた電流を出力する複数の光感応部分を同一面内にて隣接して配設することで1画素が構成されており、2次元配列における第1の方向に配列された複数の画素にわたって、当該各画素を構成する複数の光感応部分のうち一方の光感応部分同士が電氣的に接続され、2次元配列における第2の方向に配列された複数の画素にわたって、当該各画素を構成する複数の光感応部分のうち他方の光感応部分同士が電氣的に接続されていることを特徴としている。

【0009】

本発明に係る画像濃度検出装置では、光検出手段において、1つの画素に入射した光は当該画素を構成する複数の光感応部分それぞれにおいて検出されて、光強度に応じた電流が光感応部分毎に出力される。そして、一方の光感応部分同士が2次元配列における第1の方向に配列された複数の画素にわたって電氣的に接続されているので、一方の光感応部分からの電流出力は第1の方向に送られる。また、他方の光感応部分同士が2次元配列における第2の方向に配列された複数の画素にわたって電氣的に接続されているので、他方の光感応部分からの電流出力は第2の方向に送られる。このように、一方の光感応部分からの電流出力は第1の方向に送られるとともに、他方の光感応部分からの電流出力は第2の方向に送られることから、第1の方向での輝度プロファイルと第2の方向での輝度プロファイルとをそれぞれ独立して得ることが可能となる。この結果、1画素に複数の光感応部分を配設するという極めて簡素な構成にて、濃度検出用パターンの第1の方向での輝度プロファイル及び第2の方向での輝度プロファイルを高速に検出することができる。

【0010】

また、上記光検出手段は、第1の方向に配列された複数の画素間において電氣的に接続された一方の光感応部分群からの出力を読み出して当該出力に基づいて

2次元配列における第2の方向での輝度プロファイルを検出する第1信号処理回路と、第2の方向に配列された複数の画素間において電氣的に接続された他方の光感応部分群からの出力を読み出して当該出力に基づいて2次元配列における第1の方向での輝度プロファイルを検出する第2信号処理回路と、を有することが好ましい。

【0011】

本発明に係る多重画像形成装置は、多重画像を形成するために、それぞれ異なった各画像を形成する複数の画像形成部と、上記多重画像形成位置ずれ検出装置と、を備え、画像形成部によりそれぞれ形成された各画像の転写位置のずれを多重画像形成位置ずれ検出装置により検出することを特徴としている。

【0012】

本発明に係る多重画像形成装置では、上記多重画像形成位置ずれ検出装置を備えているので、1画素に複数の光感応部分を配設するという極めて簡素な構成にて、多重画像形成位置ずれ検出用パターンの第1の方向での輝度プロファイル及び第2の方向での輝度プロファイルを高速に検出することができる。

【0013】

本発明に係る多重画像形成装置は、多重画像を形成するために、それぞれ異なった各画像を形成する複数の画像形成部と、上記画像濃度検出装置と、を備え、画像形成部によりそれぞれ形成された各画像の濃度を画像濃度検出装置により検出することを特徴としている。

【0014】

本発明に係る多重画像形成装置では、上記画像濃度検出装置を備えているので、1画素に複数の光感応部分を配設するという極めて簡素な構成にて、濃度検出用パターンの第1の方向での輝度プロファイル及び第2の方向での輝度プロファイルを高速に検出することができる。

【0015】

【発明の実施の形態】

本発明に係る実施形態について図面を参照して説明する。なお、説明において、同一要素又は同一機能を有する要素には、同一符号を用いることとし、重複す

る説明は省略する。以下では、パラメータMおよびNそれぞれを2以上の整数とする。また、特に明示しない限りは、パラメータmを1以上M以下の任意の整数とし、パラメータnを1以上N以下の任意の整数とする。

【0016】

図1は、本実施形態に係る多重画像形成装置を示す概略構成図であり、たとえば、4ドラム方式のカラーレーザビームプリンタの場合に対応する。なお、本実施形態に係る多重画像形成装置は、本発明の実施形態に係る多重画像形成位置ずれ検出装置及び画像濃度検出装置を含んでいる。

【0017】

カラーレーザビームプリンタ101（多重画像形成装置）は、イエロー用画像形成ステーション102Y、マゼンタ用画像形成ステーション102M、シアン用画像形成ステーション102C及びブラック用画像形成ステーション102Kを備えている。

【0018】

イエロー用画像形成ステーション102Yは、クリーナ103Y、帯電器104Y、現像ユニット105Y及び像担持体としての感光ドラム106Yが設けられている。感光ドラム106Yに対しては、潜像を形成するためのイエロー用露光ユニット107Yが設けられている。イエロー用露光ユニット107Yは、レーザ走査手段108Yを有し、画像信号に基づいてパルス幅変調された走査ビーム109Yを感光ドラム106Yに対して発射する。転写ベルト110は、ドライブモータ（図示せず）により回転駆動される駆動ローラ112と従動ローラ113とに掛け渡されており、駆動ローラ112が回転することにより移動する。転写ベルト110を挟んで感光ドラム106Yと対向する位置に、イエロー用転写ユニット114Yが設けられている。イエロー用転写ユニット114Yは、転写ベルト110表面上に、イエロー用画像形成ステーション102Yの感光ドラム106Y上に現像されたイエロー色画像記録材による画像を転写する。ここで、イエロー用画像形成ステーション102Y、イエロー用露光ユニット107Y及びイエロー用転写ユニット114Yが、イエロー用画像形成部を構成している。

【0019】

マゼンタ用画像形成ステーション102Mは、クリーナ103M、帯電器104M、現像ユニット105M及び像担持体としての感光ドラム106Mが設けられている。感光ドラム106Mに対しては、潜像を形成するためのマゼンタ用露光ユニット107Mが設けられている。マゼンタ用露光ユニット107Mは、レーザ走査手段108Mを有し、画像信号に基づいてパルス幅変調された走査ビーム109Mを感光ドラム106Mに対して発射する。転写ベルト110を挟んで感光ドラム106Mと対向する位置に、マゼンタ用転写ユニット114Mが設けられている。マゼンタ用転写ユニット114Mは、転写ベルト110表面上に、マゼンタ用画像形成ステーション102Mの感光ドラム106M上に現像されたマゼンタ色画像記録材による画像を転写する。ここで、マゼンタ用画像形成ステーション102M、マゼンタ用露光ユニット107M及びマゼンタ用転写ユニット114Mが、マゼンタ用画像形成部を構成している。

【0020】

シアン用画像形成ステーション102Cは、クリーナ103C、帯電器104C、現像ユニット105C及び像担持体としての感光ドラム106Cが設けられている。感光ドラム106Cに対しては、潜像を形成するためのシアン用露光ユニット107Cが設けられている。シアン用露光ユニット107Cは、レーザ走査手段108Cを有し、画像信号に基づいてパルス幅変調された走査ビーム109Cを感光ドラム106Cに対して発射する。転写ベルト110を挟んで感光ドラム106Cと対向する位置に、シアン用転写ユニット114Cが設けられている。シアン用転写ユニット114Cは、転写ベルト110表面上に、シアン用画像形成ステーション102Cの感光ドラム106C上に現像されたシアン色画像記録材による画像を転写する。ここで、シアン用画像形成ステーション102C、シアン用露光ユニット107C及びシアン用転写ユニット114Cが、シアン用画像形成部を構成している。

【0021】

ブラック用画像形成ステーション102Kは、クリーナ103K、帯電器104K、現像ユニット105K及び像担持体としての感光ドラム106Kが設けら

れている。感光ドラム 106 K に対しては、潜像を形成するためのブラック用露光ユニット 107 K が設けられている。ブラック用露光ユニット 107 K は、レーザ走査手段 108 K を有し、画像信号に基づいてパルス幅変調された走査ビーム 109 K を感光ドラム 106 K に対して発射する。転写ベルト 110 を挟んで感光ドラム 106 K と対向する位置に、ブラック用転写ユニット 114 K が設けられている。ブラック用転写ユニット 114 K は、転写ベルト 110 表面上に、ブラック用画像形成ステーション 102 K の感光ドラム 106 K 上に現像されたブラック色画像記録材による画像を転写する。ここで、ブラック用画像形成ステーション 102 K、ブラック用露光ユニット 107 K 及びブラック用転写ユニット 114 K が、ブラック用画像形成部を構成している。

【0022】

各色画像形成ステーション 102 Y, 102 M, 102 C, 102 K の下方に位置する転写ベルト 110 の搬送経路上には、転写紙用転写ユニット 115 が設けられている。転写紙用転写ユニット 115 は、転写ベルト 110 を挟んで一組の転写ローラ 115 a, 115 b を有しており、転写ベルト 110 表面上に転写された各色画像を転写紙に転写する。

【0023】

用紙としての転写紙 P a は、複数のカセット 116 a, 116 b, 116 c に収納され、バネ（図示せず）により上面側の転写紙 P a が各ピックアップローラ 117 a, 117 b, 117 c に当接するように底上げされている。各ピックアップローラ 117 a, 117 b, 117 c により分離された転写紙 P a は、搬送路 118 上を転写紙用転写ユニット 115 の配設方向に搬送される。搬送路 118 には、搬送ローラ 118 a が所定間隔を置いて設けられている。転写紙用転写ユニット 115 により各色画像が転写された転写紙 P a は、搬送ベルト 119 により定着ユニット 120 に搬送される。定着ユニット 120 は、熱定着ローラ 120 a と加圧ローラ 120 b とを有しており、転写紙 P a に転写された各色画像（トナー像）を熱溶融定着させる。

【0024】

定着ユニット 120 により各色画像が定着された転写紙 P a は、排出搬送路 1

21 を通ってカラーレーザビームプリンタ 101 外部に排出される。排出搬送路 121 の途中部分からは、裏面プリントのために転写紙を反転する転写紙反転搬送路 122 が分岐して設けられている。転写紙反転搬送路 122 からは、搬送路 123 が分岐しており、搬送路 123 は搬送路 118 の途中部分に接続されるよう構成されている。搬送路 123 には、搬送ローラ 123a が所定間隔を置いて設けられている。

【0025】

このように各色画像形成ステーション 102Y, 102M, 102C, 102K を有するカラーレーザビームプリンタ 101 において、画像を形成する際には、イエロー (Y)、マゼンタ (M)、シアン (C)、ブラック (K) の各色に対応する各色画像形成部分の両端部に、多重画像形成位置ずれ検出用パターンとしての位置決めマーク像 7 を、カールソンプロセス等の所定のプロセスを介し、それぞれ、イエロー、マゼンタ、シアン、ブラックの各色に対して形成し (図 3 に示されているように、各色に対し形成された位置決めマーク像をそれぞれ 7Y, 7M, 7C, 7K とする)、順次転写ベルト 110 上に転写する。

【0026】

転写ベルト 110 上において、各色画像形成部分の両端部に形成されるこの位置決めマーク像 7 は、図 3 に示されているように、転写ベルト 110 の搬送方向と直交する方向、すなわち主走査方向の各画像形成部の右側端及び左側端に転写され、しかもその転写位置は、転写ベルト 110 の搬送方向、すなわち副走査方向 (図中、矢印 A 方向) に対してイエロー、マゼンタ、シアン、ブラックの順にそれぞれが混色しないようにずらしてある。

【0027】

転写ベルト 110 上において各画像形成部分の右側端及び左側端に転写された位置決めマーク像 7 は、図 2 に示されるように、これを検出するように、それぞれに対応して配設された、多重画像形成位置ずれ検出装置 1 により検出される。この多重画像形成位置ずれ検出装置 1 は、発光素子を有する発光部 3 と、位置決めマーク像検出部としての光検出部 (光検出手段) 5 とを含んでいる。

【0028】

位置決めマーク像 7 の検出は、位置決めマーク像 7 が、転写ベルト 110 と共に搬送され、図 3 に示されるように、光検出部 5 の位置決めマーク像検出領域 5 a に達すると、位置決めマーク像検出手段（図示せず）の作動により転写ベルト 110 のやや上方に配設された発光部 3（発光素子）を作動させ、この発光部 3（発光素子）からの光を、転写ベルト 110 上の位置決めマーク像 7 で反射させ、この反射光を光検出部 5 で検出することにより行なわれる。

【0029】

その際、位置決めマーク像 7 の検出は赤外域（750～950 nm）で行なわれることが望ましくその理由は、4 色（イエロー、マゼンタ、シアン、ブラック）の各トナーで転写ベルト 110 上に書かれた各位置決めマーク像をできるだけ同感度で検出するためである。また、転写ベルト 110 は透明であるため、位置決めマーク像 7 以外からの光の入射は殆どない。

【0030】

このようにして、光検出部 5 で検出された反射光は、CPU（中央処理装置）に入力されて処理され、この CPU（中央処理装置）により位置決めマーク像 7 の位置が求められて、レジストレーションのずれ量が演算される。このとき、位置決めマーク像 7 の転写位置は、既知であり、CPU（中央処理装置）でレジストレーションが正確に合っていると判断された場合は、CPU（中央処理装置）の指示により、この既知の位置に転写される。逆に、CPU（中央処理装置）でレジストレーションが悪化していると判断された場合には、この既知の値と位置決めマーク像 7 が実際に転写された位置との誤差を CPU（中央処理装置）で演算することによりずれ量を求める。

【0031】

このずれ量に応じて、上記レーザ走査手段 108 Y, 108 M, 108 C, 108 K レーザ光路中にある反射ミラーをステッピングモータ（図示せず）を用いて作動させ、倍率、副走査方向の傾き、平行移動等を調整することにより、レジストレーションを合わせる。なお、レジストレーションのずれ量を、上記した他に感光ドラムや転写ベルトの駆動を制御して補正することもできる。また、レジストレーションのずれ量を、上記した他に転写紙用転写ユニット 115 付近で転

写ベルト 110 と転写紙用転写ユニット 115 との相対位置を主走査方向に移動することで補正することもできる。

【0032】

このレジストレーション補正は、上記各色画像形成ステーション 102 Y, 102 M, 102 C, 102 K のうちの 1 つを基準の画像形成ステーションとし、その際、基準画像形成ステーションの補正は、いっさい行わず、他の 3 つの画像形成ステーションをこの基準画像形成ステーションに合わせるようにして行なわれる。

【0033】

ここで、位置決めマーク像 7 は、一度に 2 方向のずれを検出することができるものとされる。本実施形態において、位置決めマーク像 7 は、図 3 に示されるように、「+」形状（十字形状）を呈している。位置決めマーク像 7 は、これ以外に、「◎」形状、「T」形状、「◇」形状、「●」形状等であってもよい。そして所望の色の画像形成に必要とされ、読み取られた転写ベルト上の位置決めマーク像はベルト用クリーナブレード（図示せず）の作動により転写ベルト 110 上から除去され、次の画像形成が可能となる。

【0034】

次に、図 4 を参照して、転写ベルト 110 上に形成される濃度検出用パターンの読み取り（検出）について説明する。

【0035】

まず、この濃度検出用パターンの検出は、レジストレーション補正の際の位置決めマーク像の検出とは別に行なわれる。図 4 に示すように、濃度検出用パターン 9 のプリントについては、階調を変えた一様な濃度パッチを有する濃度検出用パターン 9 が、各色ごとに、前述した多重画像形成位置ずれ検出装置 1、すなわち位置決めマーク像検出部と共用される濃度検出用パターン検出部としての光検出部 5 の検出領域 5 a もしくはそれよりも広い領域の範囲で、カールソンプロセス等の所定のプロセスを介して形成される数階調の濃度パッチを、ある間隔をもって転写ベルト 110 の右、左の両端あるいは両端のどちらか一方に、光検出部 5 に対応するように、転写ベルト 110 上の位置にプリントする。したがって、

多重画像形成位置ずれ検出装置 1 が、画像の濃度を検出するため画像濃度検出装置として機能することとなる。

【0036】

数階調の濃度パッチを有する濃度検出用パターン 9 の転写ベルト 110 への転写は、転写ベルト 110 上に 1 色ずつ適当な間隔をもって行なわれ、それぞれ、イエロー、マゼンタ、シアン、ブラックの各色について行なわれる。この濃度検出用パターン 9 は、各色ごとに転写ベルト 110 の左右両端どちらか、もしくはその両端に転写される。転写ベルト 110 上に形成された濃度検出用パターン 9 は、光検出部 5 で濃度検出用パターン 9 の濃度パッチを検出した後は、ベルトクリーナ（図示せず）でクリーニングされる。

【0037】

光検出部 5 で検出された濃度検出用パターンの出力値は、あらかじめ測定された光検出部 5 の出力と画像濃度との関係に基づいて画像濃度に変換され、これにより、その時の画像の階調性を知ることができ、濃度制御が行なわれる。また、その際、感光ドラム上の濃度検出用パターンにおける濃度パッチに対応する位置の表面電位を同時に測定することで、画像の濃度特性にとって重要である V-D 特性を把握でき、画像濃度を制御する際の基礎データとすることができ、この V-D 特性から適正なコントラスト電位を求め、レーザパワー、グリッドバイアス、現像バイアス等を変えることで、画像の濃度制御が行なわれる。

【0038】

以上、述べてきたレジストレーション補正及び画像の濃度制御は、別々の動作であり、それぞれの動作が行なわれるタイミングは、レジストレーション補正に関しては各色のレジストレーションのずれ量が常にあらかじめ定められた範囲内に収まるように、また、画像の濃度制御に関しては、各色の画像の濃度もしくは階調性が一定に保たれるように行なわれる。このように、レジストレーション補正により転写ずれのない状態で、なおかつ画像の濃度制御により各色の画像の濃度及び階調性が適正に保たれている状態において、プリント動作が行なわれる。

【0039】

次に、図 5 ～ 図 17 を参照して、上記光検出部 5 について詳細に説明する。図

5は、本実施形態に係る光検出装置を示す概念構成図である。光検出部5は、図5に示されるように、光感应領域10と、第1信号処理回路20と、第2信号処理回路30とを有している。

【0040】

光感应領域10は、画素11_{mn}がM行N列に2次元配列されている。1画素は、各々に入射した光の強度に応じた電流を出力する光感应部分12_{mn}（第1光感应部分）及び光感应部分13_{mn}（第2光感应部分）を同一面内にて隣接して配設することで構成されている。これにより、光感应領域10において、光感应部分12_{mn}と光感应部分13_{mn}とは2次的に混在した状態で同一面内にて配列されることとなる。

【0041】

2次元配列における第1の方向に配列された複数の画素11₁₁～11_{1N}, 11₂₁～11_{2N}, ..., 11_{M1}～11_{MN}にわたって、当該各画素11_{mn}を構成する複数の光感应部分12_{mn}, 13_{mn}のうち一方の光感应部分12_{mn}同士（たとえば、一方の光感应部分12₁₁～12_{1N}）が互いに電氣的に接続されている。また、2次元配列における第2の方向に配列された複数の画素11₁₁～11_{M1}, 11₁₂～11_{M2}, ..., 11_{1N}～11_{MN}にわたって、当該各画素11_{mn}を構成する複数の光感应部分12_{mn}, 13_{mn}のうち他方の光感应部分13_{mn}同士（たとえば、他方の光感应部分13₁₁～13_{M1}）が互いに電氣的に接続されている。

【0042】

ここで、図6及び図7に基づいて、光感应領域10の構成について説明する。図6は、光感应領域の一例を示す要部拡大平面図であり、図7は、図6のV I I - V I I線に沿った断面図である。なお、図6においては、保護層48の図示を省略している。

【0043】

光感应領域10は、P型（第1導電型）の半導体からなる半導体基板40と、当該半導体基板40の表層に形成されたN型（第2導電型）の半導体領域41, 42とを含んでいる。これにより、各光感应部分12_{mn}, 13_{mn}は半導体基板40部分と一組の第2導電型半導体領域41, 42とを含み、フォトダイオードが

構成されることとなる。第2導電型半導体領域41, 42は、図6に示されるように、光入射方向から見て略三角形形状を呈しており、1画素において2つの領域41, 42が互いに一辺が隣接して形成されている。半導体基板40は、接地電位とされている。なお、光感応領域10は、N型の半導体からなる半導体基板と、当該半導体基板の表層に形成されたP型の半導体領域とを含んで構成されていてもよい。領域41（光感応部分12_{mn}）と領域42（光感応部分13_{mn}）とは、図6から分かるように、第1の方向及び第2の方向において交互に配列されている。また、領域41（光感応部分12_{mn}）と領域42（光感応部分13_{mn}）とは、第1の方向と第2の方向とに交差する（たとえば、45°にて交差する）第3の方向及び第4の方向において交互に配列されている。

【0044】

半導体基板40と領域41, 42の上には第1絶縁層43が形成され、この第1絶縁層43に形成されたコンタクトホールを介して第1配線44が一方の領域41に電氣的に接続されている。また、第1絶縁層43に形成されたコンタクトホールを介して電極45が他方の領域42に電氣的に接続されている。

【0045】

第1絶縁層43の上には第2絶縁層46が形成され、この第2絶縁層46に形成されたコンタクトホールを介して第2配線47が電極45に電氣的に接続されている。これにより、他方の領域42は、電極45を介して第2配線47に電氣的に接続されることになる。

【0046】

第2絶縁層46の上には保護層48が形成されている。第1絶縁層43、第2絶縁層46及び保護層48は、SiO₂又はSiN等からなる。第1配線44、電極45及び第2配線47は、Al等の金属からなる。

【0047】

第1配線44は、各画素11_{mn}における一方の領域41を第1の方向にわたって電氣的に接続するものであって、画素11_{mn}間を第1の方向に延びて設けられている。このように、各画素11_{mn}における一方の領域41を第1配線44で接続することにより、2次元配列における第1の方向に配列された複数の画素11

11~11_{1N}, 11₂₁~11_{2N}, ..., 11_{M1}~11_{MN}にわたって一方の光感应部分12_{mn}同士（たとえば、一方の光感应部分12₁₁~12_{1N}）が電氣的に接続されて、光感应領域10において第1の方向に長く延びる光感应部が構成される。この第1の方向に長く延びる光感应部はM列形成されることになる。

【0048】

第2配線47は、各画素11_{mn}における他方の領域42を第2の方向にわたって電氣的に接続するものであって、画素11_{mn}間を第2の方向に延びて設けられている。このように、各画素11_{mn}における他方の領域42を第2配線47で接続することにより、2次元配列における第2の方向に配列された複数の画素11₁₁~11_{M1}, 11₁₂~11_{M2}, ..., 11_{1N}~11_{MN}にわたって他方の光感应部分13_{mn}同士（たとえば、他方の光感应部分13₁₁~13_{M1}）が電氣的に接続されて、光感应領域10において第2の方向に長く延びる光感应部が構成される。この第2の方向に長く延びる光感应部はN行形成されることになる。

【0049】

また、光感应領域10においては、上述した第1の方向に長く延びるM列の光感应部と第2の方向に長く延びるN行の光感应部とが同一面上に形成されることになる。

【0050】

領域41, 42の形状は、図6に示された略三角形状のものに限られず、図8~図12に示されるように、他の形状であってもよい。

【0051】

図8に示された第2導電型半導体領域（光感应部分）は、光入射方向から見て長形状を呈しており、1画素において2つの領域41, 42が互いに長辺が隣接して形成されている。領域41（光感应部分12_{mn}）と領域42（光感应部分13_{mn}）とは、第2の方向において交互に配列されている。図8に示されるように、1画素あたり第1の方向と第2の方向の第2導電型半導体領域の面積が異なっているとしても、画素間で夫々の方向ごとに一定であればよい。すなわち、同一の方向に延びる全ての配線で各々に接続されている光感应領域の総面積が同じであればよい。

【0052】

図9に示された第2導電型半導体領域（光感応部分）は、略三角形状を呈した一方の領域41が第1の方向に連続して形成されている。他方の領域42は略三角形状を呈しており、各画素11_{mn}間で独立して形成されている。領域41（光感応部分12_{mn}）と領域42（光感応部分13_{mn}）とは、第2の方向において交互に配列されている。なお、一方の領域41を第1の方向に連続して形成した場合、必ずしも第1配線44を設ける必要はないが、直列抵抗の増加に伴って読み出し速度が低下することが考えられることから、第1配線44にて各領域41を電氣的に接続するのが好ましい。

【0053】

図10に示された第2導電型半導体領域（光感応部分）は、1画素あたり4つの領域41a, 41b, 42a, 42bからなり、対角に位置する領域を対として、第1配線44あるいは第2配線47にて電氣的に接続されている。領域41（光感応部分12_{mn}）と領域42（光感応部分13_{mn}）とは、第1の方向及び第2の方向において交互に配列されている。また、領域41（光感応部分12_{mn}）と領域42（光感応部分13_{mn}）とは、第3の方向及び第4の方向において交互に配列されている。

【0054】

図11に示された第2導電型半導体領域（光感応部分）は、2つの櫛状の領域41, 42がお互い噛み合うように形成されている。

【0055】

図12に示された第2導電型半導体領域（光感応部分）は、光入射方向から見て4角形以上の多角形状（たとえば8角形状）を呈しており、1画素において1辺が隣接して形成されている。そして、領域41と領域42とは、1画素において第1の方向と第2の方向とに交差する第3の方向に並設されており、光入射方向から見てハニカム状に配列されている。すなわち、領域41（光感応部分12_{mn}）と領域42（光感応部分13_{mn}）とは、第3の方向及び第4の方向において交互に配列されている。

【0056】

続いて、図 13 及び図 14 に基づいて、第 1 信号処理回路 20 及び第 2 信号処理回路 30 の構成について説明する。図 13 は、第 1 信号処理回路を示す概略構成図であり、図 14 は、第 2 信号処理回路を示す概略構成図である。

【0057】

第 1 信号処理回路 20 は、光感応領域 10 に入射した光の第 2 の方向での輝度プロファイルを示す電圧 H_{out} を出力する。第 2 信号処理回路 30 は、光感応領域 10 に入射した光の第 1 の方向での輝度プロファイルを示す電圧 V_{out} を出力する。第 1 信号処理回路 20 及び第 2 信号処理回路 30 は、同じタイミングにて動作させてもよく、時系列順で独立して動作させてもよい。

【0058】

第 1 信号処理回路 20 は、図 13 に示されるように、第 1 の方向に配列された複数の画素 $11_{11} \sim 11_{1N}$, $11_{21} \sim 11_{2N}$, \dots , $11_{M1} \sim 11_{MN}$ 間において電氣的に接続された一方の光感応部分 12_{mn} 群（一方の第 2 導電型半導体領域 41 からなり、第 1 の方向に長く延びる M 列の光感応部）に対応して設けられた第 1 スイッチ素子 21 と、第 1 の方向に配列された複数の画素 $11_{11} \sim 11_{1N}$, $11_{21} \sim 11_{2N}$, \dots , $11_{M1} \sim 11_{MN}$ 間において電氣的に接続された一方の光感応部分 12_{mn} 群からの電流を第 2 の方向に順次読み出すための第 1 シフトレジスタ 22 と、第 1 シフトレジスタ 22 により順次読み出される各一方の光感応部分 12_{mn} 群からの電流を順次入力し、その電流を電圧に変換して出力する第 1 積分回路 23 とを含んでいる。

【0059】

第 1 スイッチ素子 21 は、第 1 シフトレジスタ 22 から出力される信号 s_{shift} (H_m) により制御されて順次閉じられる。第 1 スイッチ素子 21 を閉じることにより、第 1 の方向に配列された複数の画素 $11_{11} \sim 11_{1N}$, $11_{21} \sim 11_{2N}$, \dots , $11_{M1} \sim 11_{MN}$ 間において電氣的に接続された一方の光感応部分 12_{mn} 群に蓄積された電荷が電流となって、第 1 配線 44 及び第 1 スイッチ素子 21 を介して第 1 積分回路 23 に出力される。第 1 シフトレジスタ 22 は、制御回路（図示せず）から出力される信号 Φ_{H1} , Φ_{H2} , Φ_{Hst} によりその動作が制御されて、第 1 スイッチ素子 21 を順次閉じる。

【0060】

第1積分回路23は、第1の方向に配列された複数の $11_{11} \sim 11_{1N}$, $11_{21} \sim 11_{2N}$, \dots , $11_{M1} \sim 11_{MN}$ 間において電氣的に接続された一方の光感应部分 12_{mn} 群からの電流出力を入力し、入力した電流出力の電荷を増幅するアンプ24と、アンプ24の入力端子に一方の端子が接続され、アンプ24の出力端子に他方の端子が接続された容量素子25と、アンプ24の入力端子に一方の端子が接続され、アンプ24の出力端子に他方の端子が接続され、制御回路から出力されるリセット信号 Φ_{Hreset} が有意の場合には「ON」状態となり、リセット信号 Φ_{Hreset} が非有意の場合には「OFF」状態となるスイッチ素子26とを有している。

【0061】

第1積分回路23は、スイッチ素子26が「ON」状態であるときには、容量素子25を放電して初期化する。一方、第1積分回路23は、スイッチ素子26が「OFF」状態であるときには、第1の方向に配列された複数の画素 $11_{11} \sim 11_{1N}$, $11_{21} \sim 11_{2N}$, \dots , $11_{M1} \sim 11_{MN}$ 間において電氣的に接続された一方の光感应部分 12_{mn} 群から入力端子に入力した電荷を容量素子25に蓄積して、その蓄積された電荷に応じた電圧 H_{out} を出力端子から出力する。

【0062】

第2信号処理回路30は、図14に示されるように、第2の方向に配列された複数の $11_{11} \sim 11_{M1}$, $11_{12} \sim 11_{M2}$, \dots , $11_{1N} \sim 11_{MN}$ 間において電氣的に接続された他方の光感应部分 13_{mn} 群（他方の第2導電型半導体領域42からなり、第2の方向に長く延びるN行の光感应部）に対応して設けられた第2スイッチ素子31と、第2の方向に配列された複数の画素 $11_{11} \sim 11_{M1}$, $11_{12} \sim 11_{M2}$, \dots , $11_{1N} \sim 11_{MN}$ 間において電氣的に接続された他方の光感应部分 13_{mn} 群からの電流を第1の方向に順次読み出すための第2シフトレジスタ32と、第2シフトレジスタ32により順次読み出される各他方の光感应部分 13_{mn} 群からの電流を順次入力し、その電流を電圧に変換して出力する第2積分回路33とを含んでいる。

【0063】

第2スイッチ素子31は、第2シフトレジスタ32から出力される信号 shift (V_n) により制御されて順次閉じられる。第2スイッチ素子31を閉じることにより、第2の方向に配列された複数の画素 11₁₁~11_{M1}, 11₁₂~11_{M2}, ..., 11_{1N}~11_{MN}間において電氣的に接続された他方の光感応部分 13_{mn}群に蓄積された電荷が電流となって、第2配線47及び第2スイッチ素子31を介して第2積分回路33に出力される。第2シフトレジスタ32は、制御回路から出力される信号 ΦV_1 , ΦV_2 , ΦV_{st} によりその動作が制御されて、第2スイッチ素子31を順次閉じる。

【0064】

第2積分回路33は、第2の方向に配列された複数の画素 11₁₁~11_{M1}, 11₁₂~11_{M2}, ..., 11_{1N}~11_{MN}間において電氣的に接続された他方の光感応部分 13_{mn}群からの電流出力を入力し、入力した電流出力の電荷を増幅するアンプ34と、アンプ34の入力端子に一方の端子が接続され、アンプ34の出力端子に他方の端子が接続された容量素子35と、アンプ34の入力端子に一方の端子が接続され、アンプ34の出力端子に他方の端子が接続され、制御回路から出力されるリセット信号 ΦV_{reset} が有意の場合には「ON」状態となり、リセット信号 ΦV_{reset} が非有意の場合には「OFF」状態となるスイッチ素子36とを有している。

【0065】

第2積分回路33は、スイッチ素子36が「ON」状態であるときには、容量素子35を放電して初期化する。一方、第2積分回路33は、スイッチ素子36が「OFF」状態であるときには、第2の方向に配列された複数の画素 11₁₁~11_{M1}, 11₁₂~11_{M2}, ..., 11_{1N}~11_{MN}間において電氣的に接続された他方の光感応部分 13_{mn}群から入力端子に入力した電荷を容量素子35に蓄積して、その蓄積された電荷に応じた電圧 V_{out} を出力端子から出力する。

【0066】

続いて、図15及び図16に基づいて、第1信号処理回路20及び第2信号処理回路30の動作について説明する。図15は、第1信号処理回路の動作を説明するためのタイミングチャートであり、図16は、第2信号処理回路の動作を説

明するためのタイミングチャートである。

【0067】

図15において、制御回路から第1シフトレジスタ22にスタート信号 Φ_{Hst} が入力されると、信号 Φ_{H2} の立ち上がりから信号 Φ_{H1} の立下りまでの期間に対応したパルス幅を有する信号 shift (H_m) が順次出力される。第1シフトレジスタ22から対応する第1スイッチ素子21に信号 shift (H_m) が出力されると、対応する第1スイッチ素子21が順次閉じ、対応する一方の光感应部分12_{mn}群に蓄積された電荷が電流となって第1積分回路23に順次出力される。

【0068】

第1積分回路23には、制御回路からリセット信号 Φ_{Hreset} が入力されており、リセット信号 Φ_{Hreset} が「OFF」状態の期間、対応する一方の光感应部分12_{mn}群に蓄積された電荷が容量素子25に蓄積されて、蓄積された電荷量に応じた電圧 H_{out} が第1積分回路23から順次出力される。なお、第1積分回路23は、リセット信号 Φ_{Hreset} が「ON」状態のときにはスイッチ素子26を閉じて容量素子25を初期化する。

【0069】

このように、第1信号処理回路20からは、第1の方向に配列された複数の画素11₁₁~11_{1N}, 11₂₁~11_{2N}, ..., 11_{M1}~11_{MN}間において電氣的に接続された一方の光感应部分12_{mn}群にて蓄積された電荷に対応した電圧 H_{out} が、対応する一方の光感应部分12_{mn}群毎に順次時系列データとして出力される。この時系列データは、図17(b)に示されるように、発光部3(発光素子)から照射され位置決めマーク像7(各マーク像7Y, 7M, 7C, 7K)にて反射した光の第2の方向での輝度プロファイル(光強度分布)を示すものである。濃度検出用パターン9からの反射光の第2の方向での輝度プロファイルも、同様に検出される。なお、図17(a)は、位置決めマーク像7(各マーク像7Y, 7M, 7C, 7K)を示している。

【0070】

図16において、制御回路から第2シフトレジスタ32にスタート信号 Φ_{Vst}

が入力されると、信号 ΦV_2 の立ち上がりから信号 ΦV_1 の立下りまでの期間に対応したパルス幅を有する信号 shift (V_n) が順次出力される。第2シフトレジスタ32から対応する第2スイッチ素子31に信号 shift (V_n) が出力されると、対応する第2スイッチ素子31が順次閉じ、対応する他方の光感応部分13_{mn}群に蓄積された電荷が電流となって第2積分回路33に順次出力される。

【0071】

第2積分回路33には、制御回路からリセット信号 ΦV_{reset} が入力されており、リセット信号 ΦV_{reset} が「OFF」状態の期間、対応する他方の光感応部分13_{mn}群に蓄積された電荷が容量素子35に蓄積されて、蓄積された電荷量に応じた電圧 V_{out} が第2積分回路33から順次出力される。なお、第2積分回路33は、リセット信号 ΦV_{reset} が「ON」状態のときにはスイッチ素子36を閉じて容量素子35を初期化する。

【0072】

このように、第2信号処理回路30からは、第2の方向に配列された複数の画素11₁₁～11_{M1}, 11₁₂～11_{M2}, ..., 11_{1N}～11_{MN}間において電氣的に接続された他方の光感応部分13_{mn}群にて蓄積された電荷に対応した電圧 V_{out} が、対応する他方の光感応部分13_{mn}群毎に順次時系列データとして出力される。この時系列データは、図17(c)に示されるように、発光部3（発光素子）から照射され位置決めマーク像7（各マーク像7Y, 7M, 7C, 7K）にて反射した光の第1の方向での輝度プロファイル（光強度分布）を示すものである。濃度検出用パターン9からの反射光の第1の方向での輝度プロファイルも、同様に検出される。

【0073】

このように、本実施形態では、光検出部5において、1つの画素11_{mn}に入射した光は当該画素11_{mn}を構成する複数の光感応部分12_{mn}, 13_{mn}それぞれに、光強度に応じた電流が光感応部分12_{mn}, 13_{mn}毎に出力される。そして、一方の光感応部分12_{mn}同士が2次元配列における第1の方向に配列された複数の画素11₁₁～11_{1N}, 11₂₁～11_{2N}, ..., 11_{M1}～11_{MN}にわたって電気

的に接続されているので、一方の光感应部分 12_{mn} から出力された電流は第1の方向に送られる。また、他方の光感应部分 13_{mn} 同士が2次元配列における第2の方向に配列された複数の画素 $11_{11} \sim 11_{M1}$, $11_{12} \sim 11_{M2}$, \dots , $11_{1N} \sim 11_{MN}$ にわたって電氣的に接続されているので、他方の光感应部分 13_{mn} から出力された電流は第2の方向に送られる。このように、一方の光感应部分 12_{mn} から出力された電流は第1の方向に送られるとともに、他方の光感应部分 13_{mn} から出力された電流は第2の方向に送られることから、第1の方向での輝度プロフィールと第2の方向での輝度プロフィールとをそれぞれ独立して得ることが可能となる。この結果、1画素に複数の光感应部分 12_{mn} , 13_{mn} を配設するという極めて簡素な構成にて、位置決めマーク像7あるいは濃度検出用パターン9の第1の方向での輝度プロフィールと第2の方向での輝度プロフィールを高速に検出することができる。

【0074】

また、本実施形態において、各光感应部分 12_{mn} , 13_{mn} は、半導体基板40部分と第2導電型半導体領域41, 42とを含み、第2導電型半導体領域41, 42は、光入射方向から見て略三角形状を呈しており、1画素において互いに一辺が隣接して形成されている。これにより、複数の光感应部分 12_{mn} , 13_{mn} を1画素内に配設する際に、各光感应部分 12_{mn} , 13_{mn} (第2導電型半導体領域41, 42) の面積が減少するのを抑制することができる。

【0075】

また、本実施形態において、第2導電型半導体領域41, 42は、光入射方向から見て略長方形状を呈しており、1画素において長辺が隣接して形成されている。これにより、複数の光感应部分 12_{mn} , 13_{mn} を1画素内に配設する際に、各光感应部分 12_{mn} , 13_{mn} (第2導電型半導体領域41, 42) の面積が減少するのを抑制することができる。

【0076】

また、本実施形態において、第2導電型半導体領域41, 42は、光入射方向から見て4角形以上の多角形状を呈しており、1画素において1辺が隣接して形成されている。これにより、複数の光感应部分 12_{mn} , 13_{mn} (第2導電型半導

体領域 4 1, 4 2) を 1 画素内に配設する際に、各光感応部分 1 2 mn, 1 3 mn の面積が減少するのを抑制することができる。また、各光感応部分 1 2 mn, 1 3 mn の面積に対する周囲長は減ることとなり、単位面積あたりに換算した暗電流が低減される。なお、4 角形以上の多角形状として、菱形形状を採用してもよい。

【0077】

また、本実施形態において、第 2 導電型半導体領域 4 1, 4 2 とは、1 画素において第 1 の方向と第 2 の方向とに交差する第 3 の方向に並設されている。これにより、一方の光感応部分 1 2 mn 群及び他方の光感応部分 1 3 mn 群において、各光感応部分 1 2 mn, 1 3 mn 群の中心部分に対応する光感応部分 1 2 mn, 1 3 mn が集中することとなり、解像度を向上することができる。

【0078】

また、第 2 導電型半導体領域 4 1, 4 2 は、光入射方向から見てハニカム状に配列されている。これにより、複数の光感応部分 1 2 mn, 1 3 mn (第 2 導電型半導体領域 4 1, 4 2) を 1 画素内に配設する際に、各光感応部分 1 2 mn, 1 3 mn の面積が減少するのをより一層抑制することができる。また、幾何学的対称性が高く、第 2 導電型半導体領域 4 1, 4 2 (光感応部分 1 2 mn, 1 3 mn) を形成するために用いるマスクが位置ずれしたことによる不均一性が抑制できる。

【0079】

また、本実施形態においては、第 1 配線 4 4 が、画素 1 1 mn 間を第 1 の方向に延びて設けられており、第 2 配線 4 7 が、画素 1 1 mn 間を第 2 の方向に延びて設けられている。これにより、それぞれの配線 4 4, 4 7 により光感応部分 1 2 mn, 1 3 mn (第 2 導電型半導体領域 4 1, 4 2) への光の入射を妨げられることはなく、検出感度の低下を抑制できる。

【0080】

また、本実施形態においては、光検出部 5 が、第 1 シフトレジスタ 2 2 と、第 2 シフトレジスタ 3 2 と、第 1 積分回路 2 3 と、第 2 積分回路 3 3 とを有している。これにより、第 1 の方向での輝度プロファイルと第 2 の方向での輝度プロファイルとを極めて簡易な構成にて得ることができる。

【0081】

また、本実施形態においては、位置決めマーク像 7 あるいは濃度検出用パターン 9 の第 1 の方向での輝度プロファイルと第 2 の方向での輝度プロファイルの検出のためのデータ処理が $m+n$ 回（第 1 信号処理回路 20 において m 回のデータ処理、第 2 信号処理回路 30 において n 回のデータ処理）で済み、 $m \times n$ 画素を有する CCD イメージセンサを用いた場合の $m \times n$ 回のデータ処理に比して、データ処理量が極めて少なくなる。この結果、第 1 信号処理回路 20 及び第 2 信号処理回路 30 における信号処理時間が短時間で済み、各信号処理回路 20, 30 に対する負荷も小さくなる。

【0082】

また、本実施形態においては、カラーレーザビームプリンタ 101（多重画像形成装置）が上記多重画像形成位置ずれ検出装置 1（画像濃度検出装置）を備えている。これにより、カラーレーザビームプリンタ 101 は、1 画素に複数の光感応部分 12_{mn}, 13_{mn} を配設するという極めて簡素な構成にて、位置決めマーク像 7 あるいは濃度検出用パターン 9 の第 1 の方向での輝度プロファイル及び第 2 の方向での輝度プロファイルを高速に検出することができる。

【0083】

本発明は、前述した実施形態に限定されるものではない。たとえば、シフトレジスタを用いる代わりに、各光感応部分 12_{mn}, 13_{mn}（第 2 導電型半導体領域 41, 42）を均一な抵抗線で接続して、光の入射に伴って発生した電荷を抵抗線に流れ込んだ位置と当該抵抗線それぞれの端部との距離に反比例するように抵抗分割して抵抗線の端部から取り出し、当該端部からの電流出力に基づいて光の入射位置を求めるようにしてもよい。

【0084】

また、前述した実施形態においては、1 画素を複数の光感応部分で構成しているが、1 画素を一つの光感応部分で構成してもよい。たとえば、図 18 に示されるように、光感応領域 10 は、第 1 の方向にわたって互いに電氣的に接続される複数の第 1 光感応部分 12_{mn} と第 2 の方向にわたって互いに電氣的に接続される複数の第 2 光感応部分 13_{mn} とを含み、複数の第 1 光感応部分 12_{mn} と複数の第 2 光感応部分 13_{mn} とは 2 次元的に混在した状態で同一面内にて配列してもよい。

。この場合、第1光感応部分12_{mn}と第2光感応部分13_{mn}とは市松模様状に配列しており、第1光感応部分12_{mn}と第2光感応部分13_{mn}とは第1の方向及び第2の方向において交互に配列している。なお、市松模様状に配列する代わりに、図12に示されるようなハニカム状に配列してもよい。

【0085】

また、本実施形態においては、多重画像形成位置ずれ検出装置と画像濃度検出装置とを共用しているが、これに限られることなく、多重画像形成位置ずれ検出装置と画像濃度検出装置とをそれぞれ独立して設けるように構成してもよい。また、本発明は、上述したカラーレーザビームプリンタ以外に、デジタルカラー複写機等の多重画像形成装置に適用することができる。

【0086】

【発明の効果】

以上、詳細に説明したとおり、本発明によれば、多重画像形成位置ずれ検出用パターンの検出処理の高速化および構成の簡素化を図ることができる多重画像形成位置ずれ検出装置を提供することができる。

【0087】

また、本発明によれば、濃度検出用パターンの検出処理の高速化および構成の簡素化を図ることができる画像濃度検出装置を提供することができる。

【0088】

また、本発明によれば、多重画像形成位置ずれ検出用パターンあるいは濃度検出用パターンの検出処理の高速化および構成の簡素化を図ることができる多重画像形成装置を提供することができる。

【図面の簡単な説明】

【図1】

本実施形態に係る多重画像形成装置を示す概略構成図である。

【図2】

本実施形態に係る多重画像形成装置に含まれる多重画像形成位置ずれ検出装置を示す概略構成図である。

【図3】

図2に示された多重画像形成位置ずれ検出装置により、転写ベルト上に形成された多重画像形成位置ずれ検出用パターンとしての位置決めマーク像を検出するときの図である。

【図4】

図2に示された多重画像形成位置ずれ検出装置により、転写ベルト上に形成された階調を有する濃度検出用パターンを検出するときの図である。

【図5】

図2に示された多重画像形成位置ずれ検出装置に含まれる光検出部を示す概念構成図である。

【図6】

図5に示された光検出部に含まれる光感応領域の一例を示す要部拡大平面図である。

【図7】

図6のV I I - V I I 線に沿った断面図である。

【図8】

図5に示された光検出部に含まれる光感応領域の一例を示す要部拡大平面図である。

【図9】

図5に示された光検出部に含まれる光感応領域の一例を示す要部拡大平面図である。

【図10】

図5に示された光検出部に含まれる光感応領域の一例を示す要部拡大平面図である。

【図11】

図5に示された光検出部に含まれる光感応領域の一例を示す要部拡大平面図である。

【図12】

図5に示された光検出部に含まれる光感応領域の一例を示す要部拡大平面図である。

【図 13】

図 5 に示された光検出部に含まれる第 1 信号処理回路を示す概略構成図である。

。

【図 14】

図 5 に示された光検出部に含まれる第 2 信号処理回路を示す概略構成図である。

。

【図 15】

第 1 信号処理回路の動作を説明するためのタイミングチャートである。

【図 16】

第 2 信号処理回路の動作を説明するためのタイミングチャートである。

【図 17】


(a) は、多重画像形成位置ずれ検出用パターンとしての位置決めマーク像を示す図であり、(b) は、第 1 信号処理回路からの出力を説明するための線図であり、(c) は、第 2 信号処理回路からの出力を説明するための線図である。

【図 18】

図 2 に示された多重画像形成位置ずれ検出装置に含まれる光検出部の変形例を示す概念構成図である。

【符号の説明】

1…多重画像形成位置ずれ検出装置（画像濃度検出装置）、3…発光部、5…光検出部、7…位置決めマーク像（多重画像形成位置ずれ検出用パターン）、9…濃度検出用パターン、10…光感応領域、11_{mn}…画素、12_{mn}…一方の光感応部分、13_{mn}…他方の光感応部分、20…第 1 信号処理回路、21…第 1 スイッチ素子、22…第 1 シフトレジスタ、23…第 1 積分回路、30…第 2 信号処理回路、31…第 2 スイッチ素子、32…第 2 シフトレジスタ、33…第 2 積分回路、101…カラーレーザビームプリンタ、102Y…イエロー用画像形成ステーション、102C…シアン用画像形成ステーション、102K…ブラック用画像形成ステーション、102M…マゼンタ用画像形成ステーション、107Y…イエロー用露光ユニット、107C…シアン用露光ユニット、107K…ブラック用露光ユニット、107M…マゼンタ用露光ユニット、110…転写ベルト

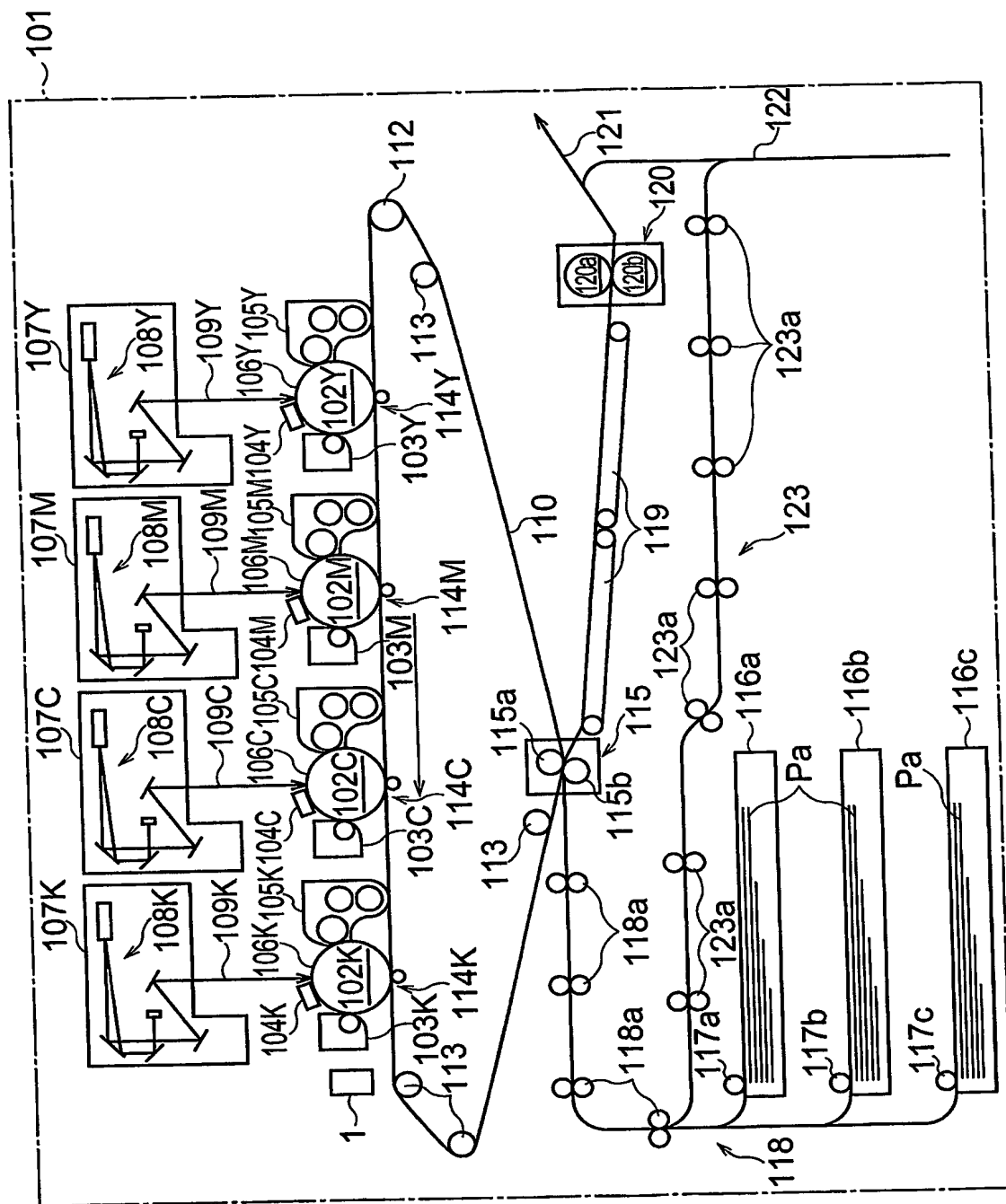


、 1 1 4 Y…イエロー用転写ユニット、 1 1 4 C…シアン用転写ユニット、 1 1
4 K…ブラック用転写ユニット、 1 1 4 M…マゼンタ用転写ユニット。

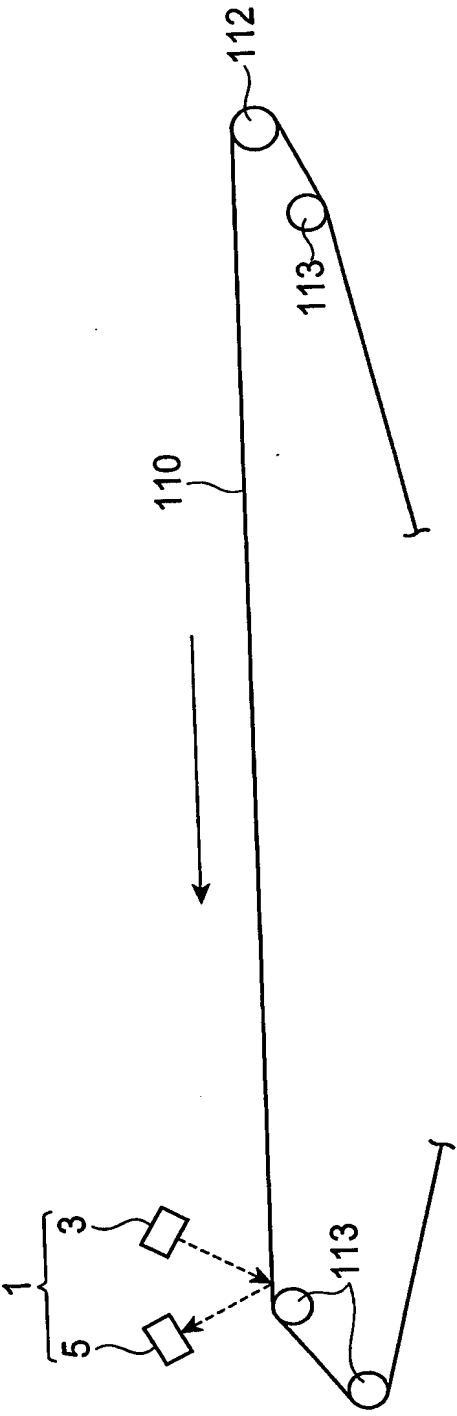
【書類名】

図面

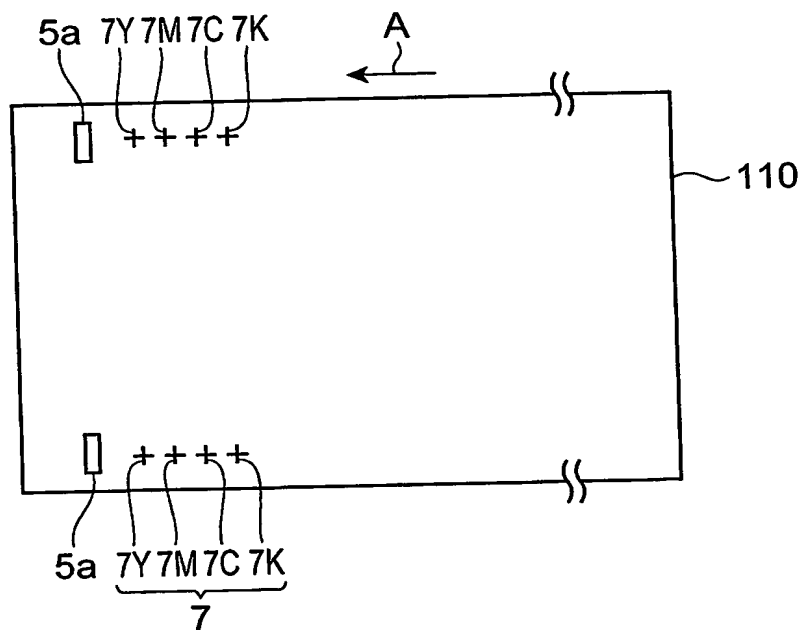
【図1】



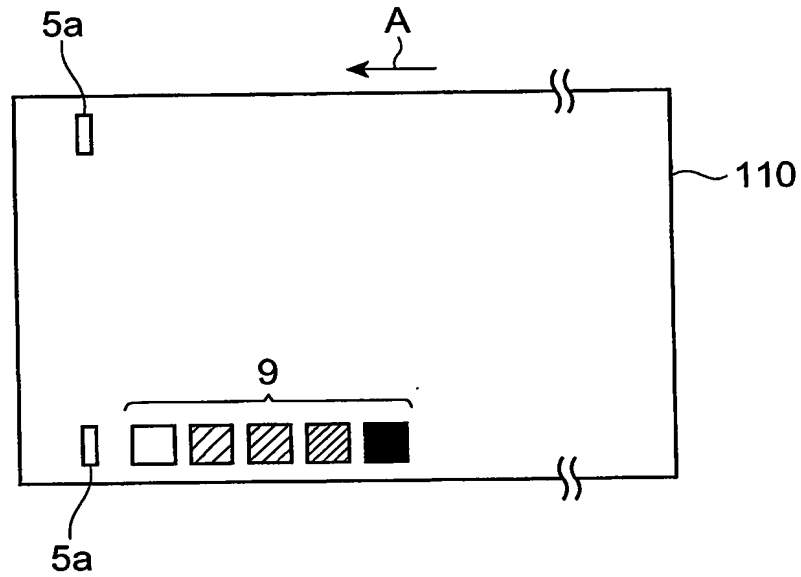
【図 2】



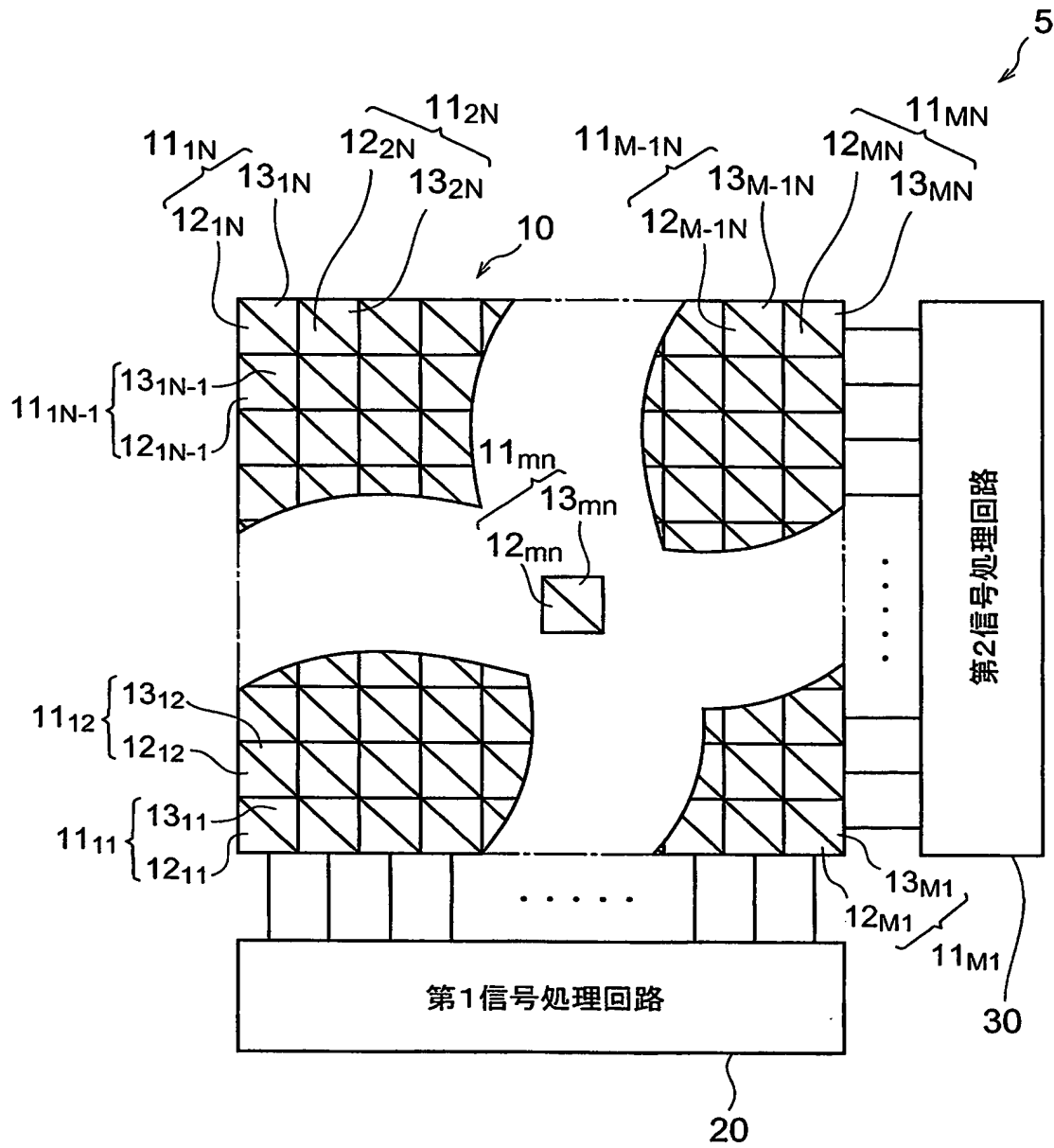
【図 3】



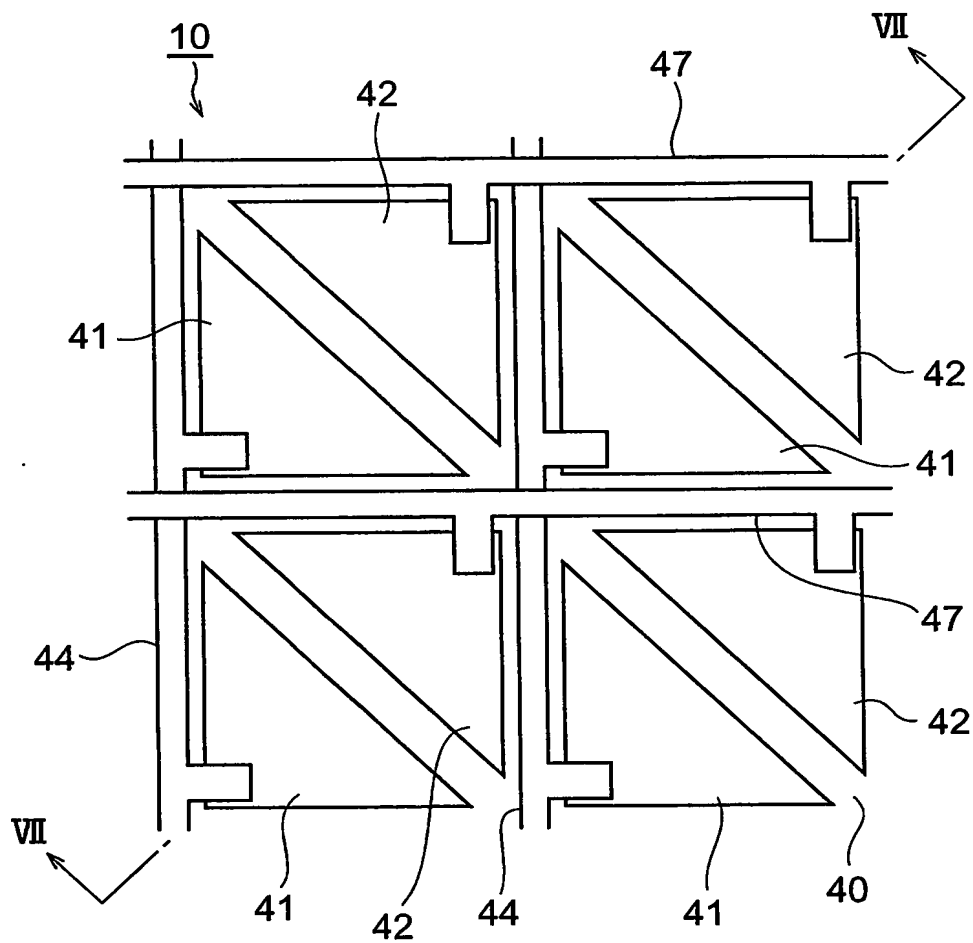
【図 4】



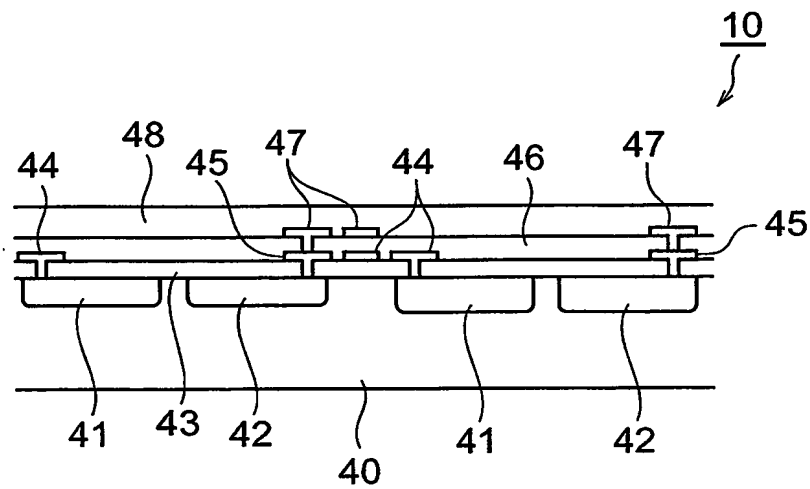
【図 5】



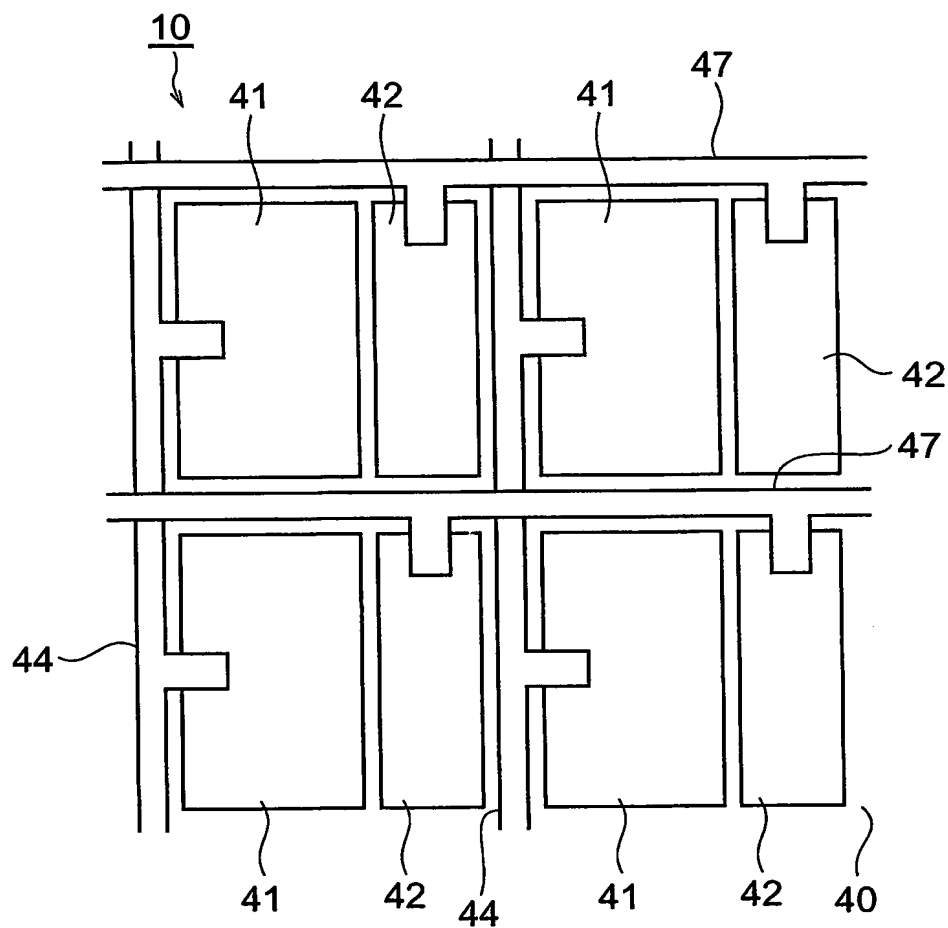
【図 6】



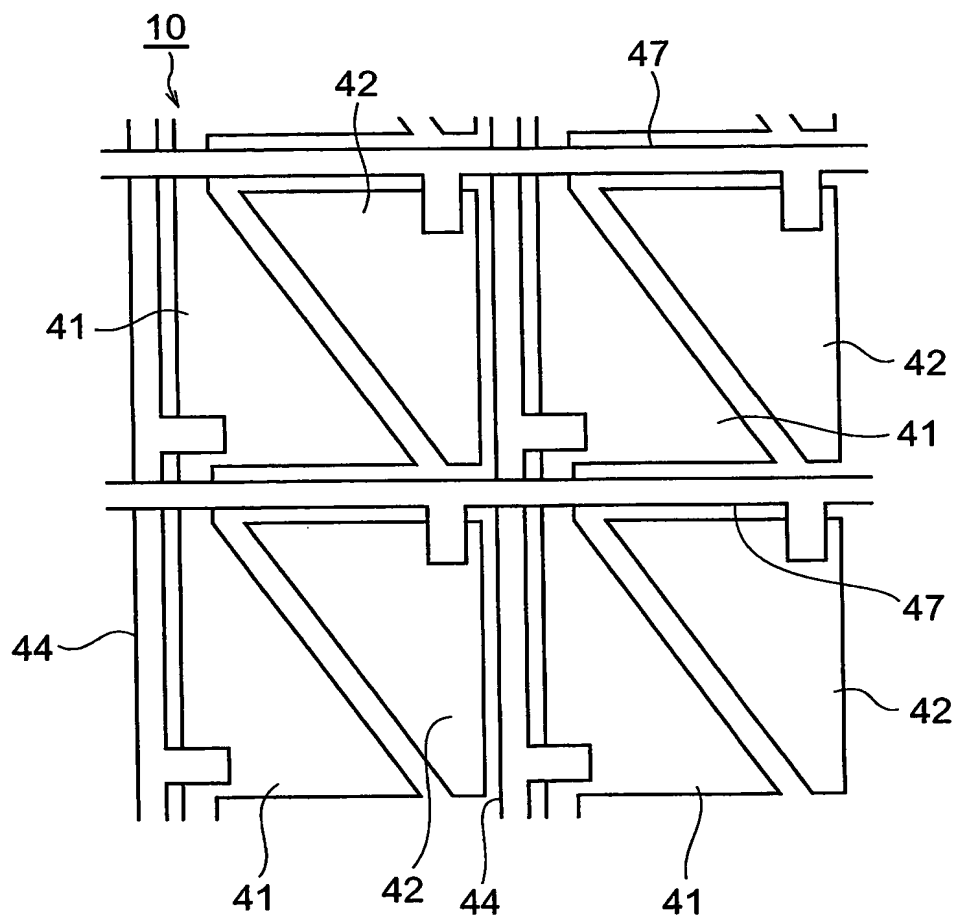
【図 7】



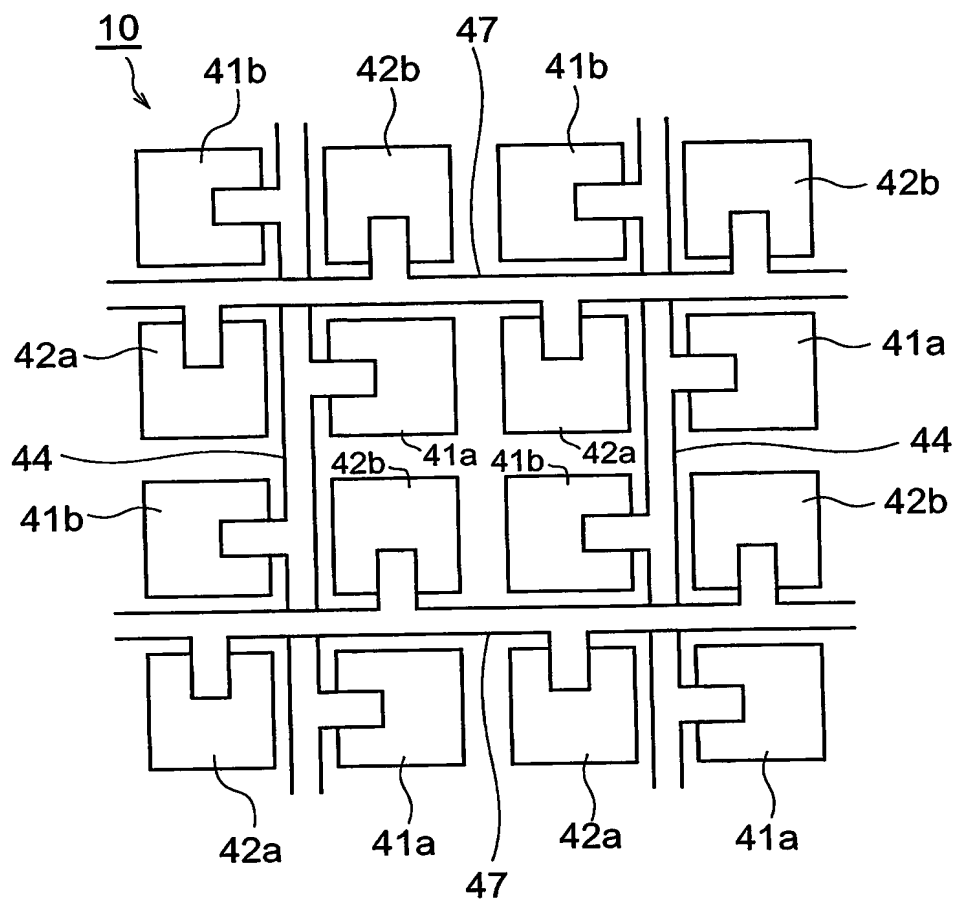
【図 8】



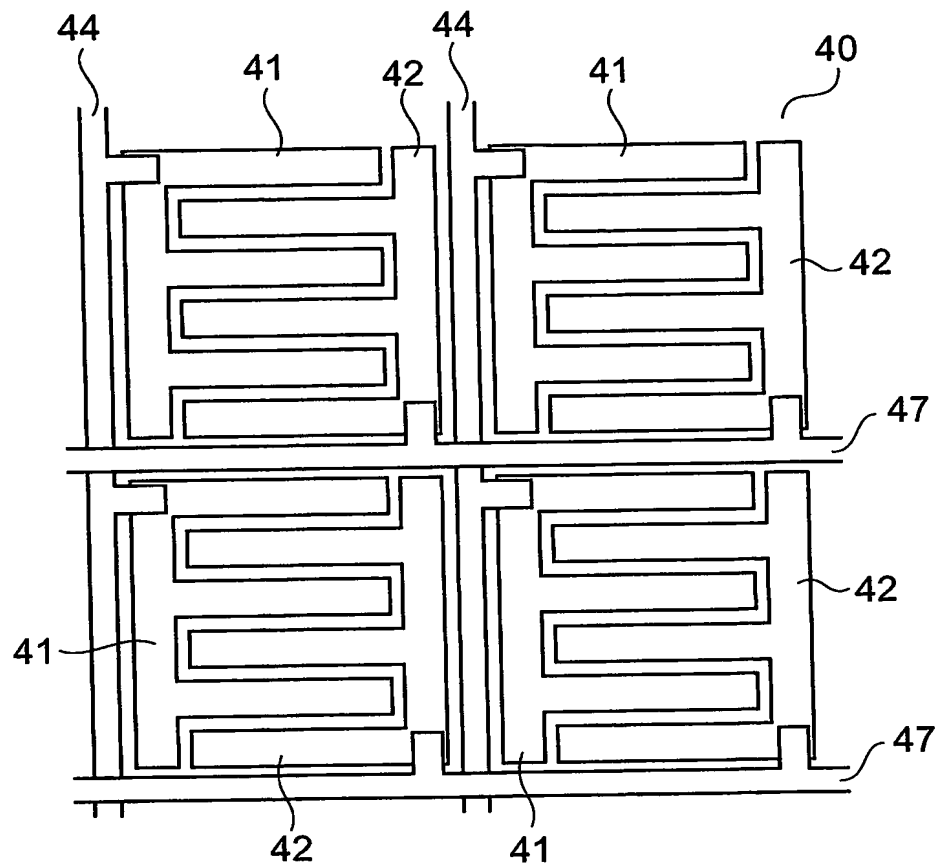
【図 9】



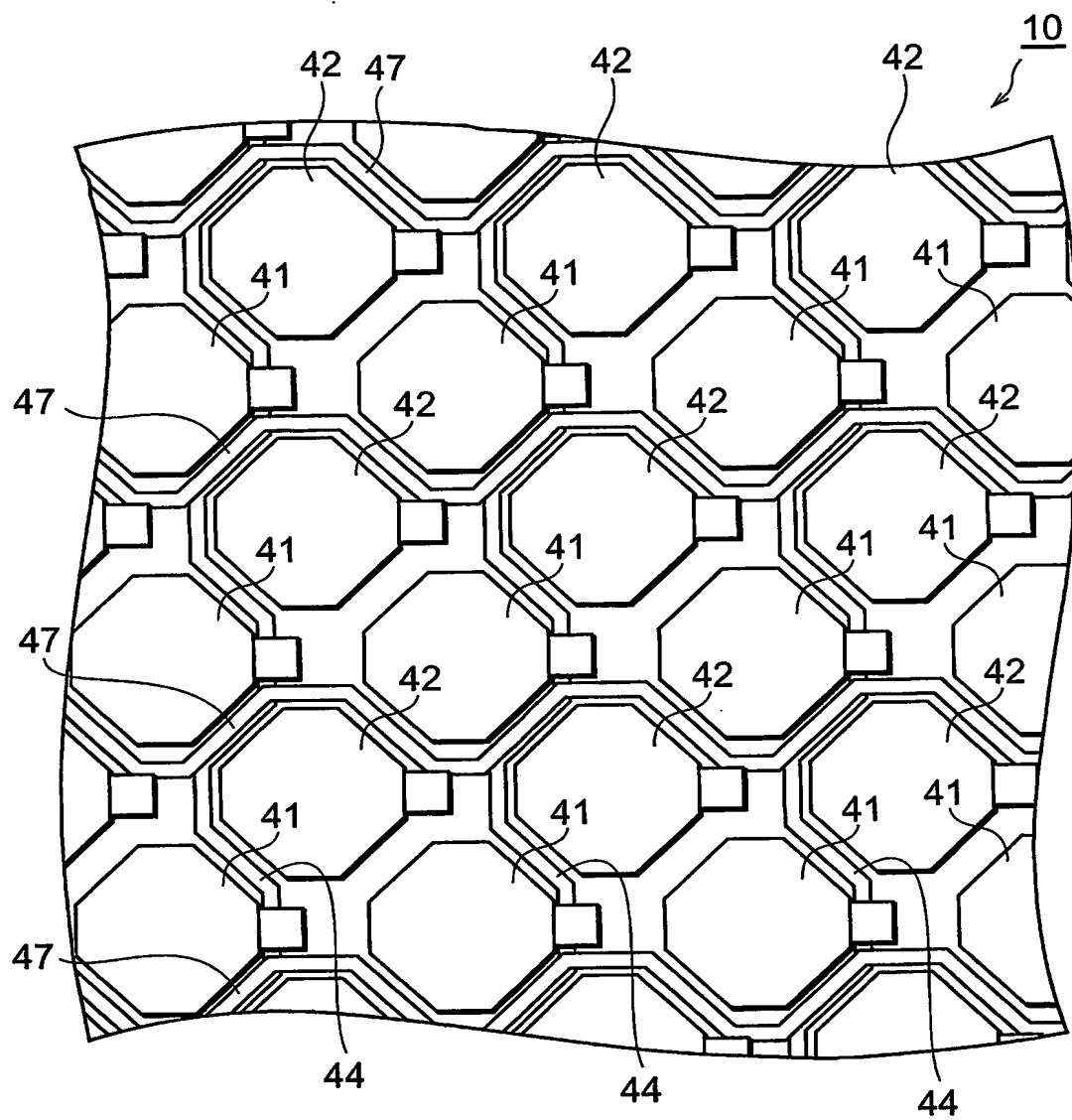
【図 10】



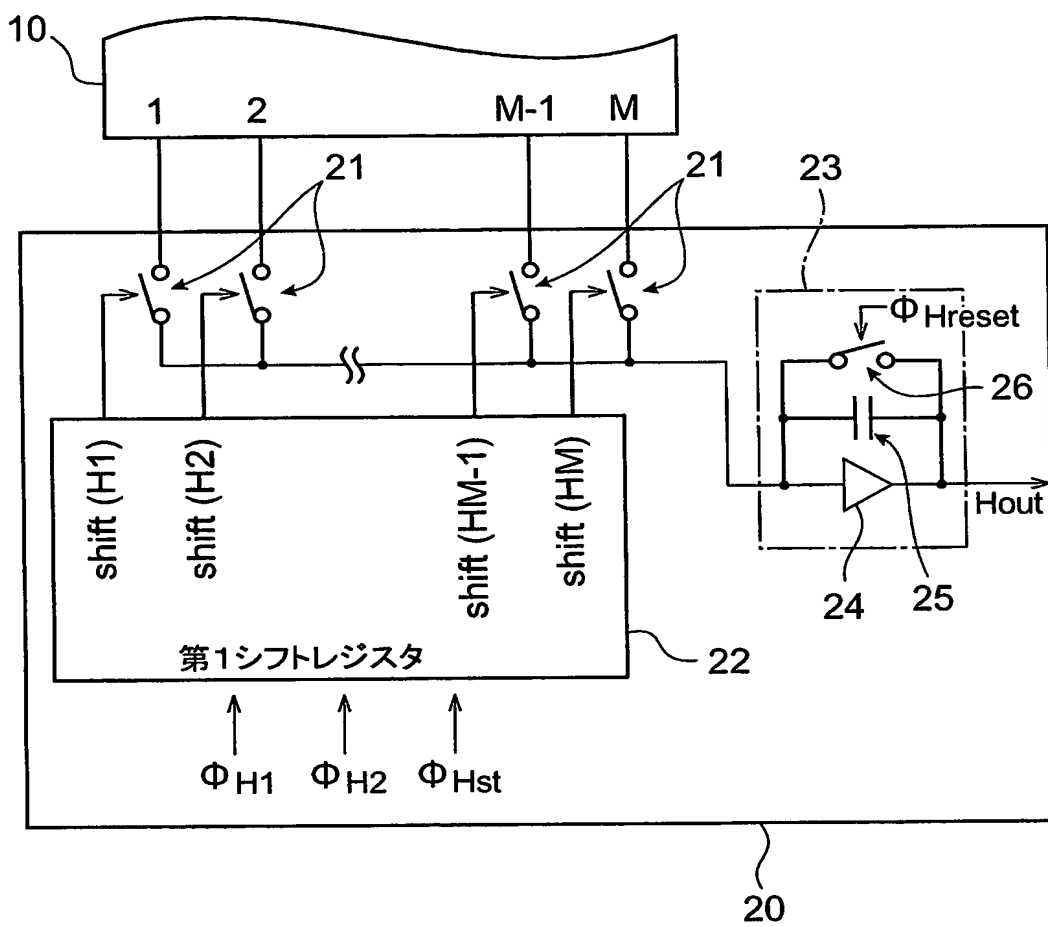
【図 11】



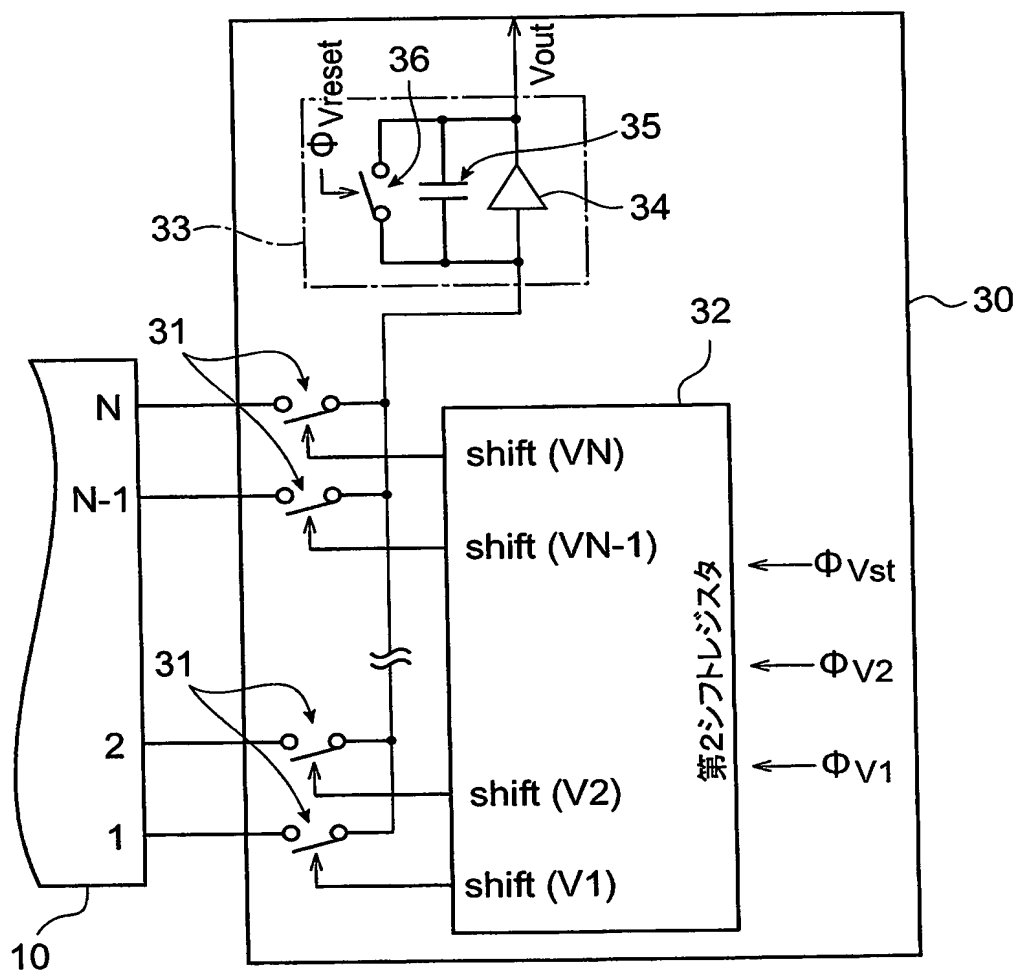
【図 12】



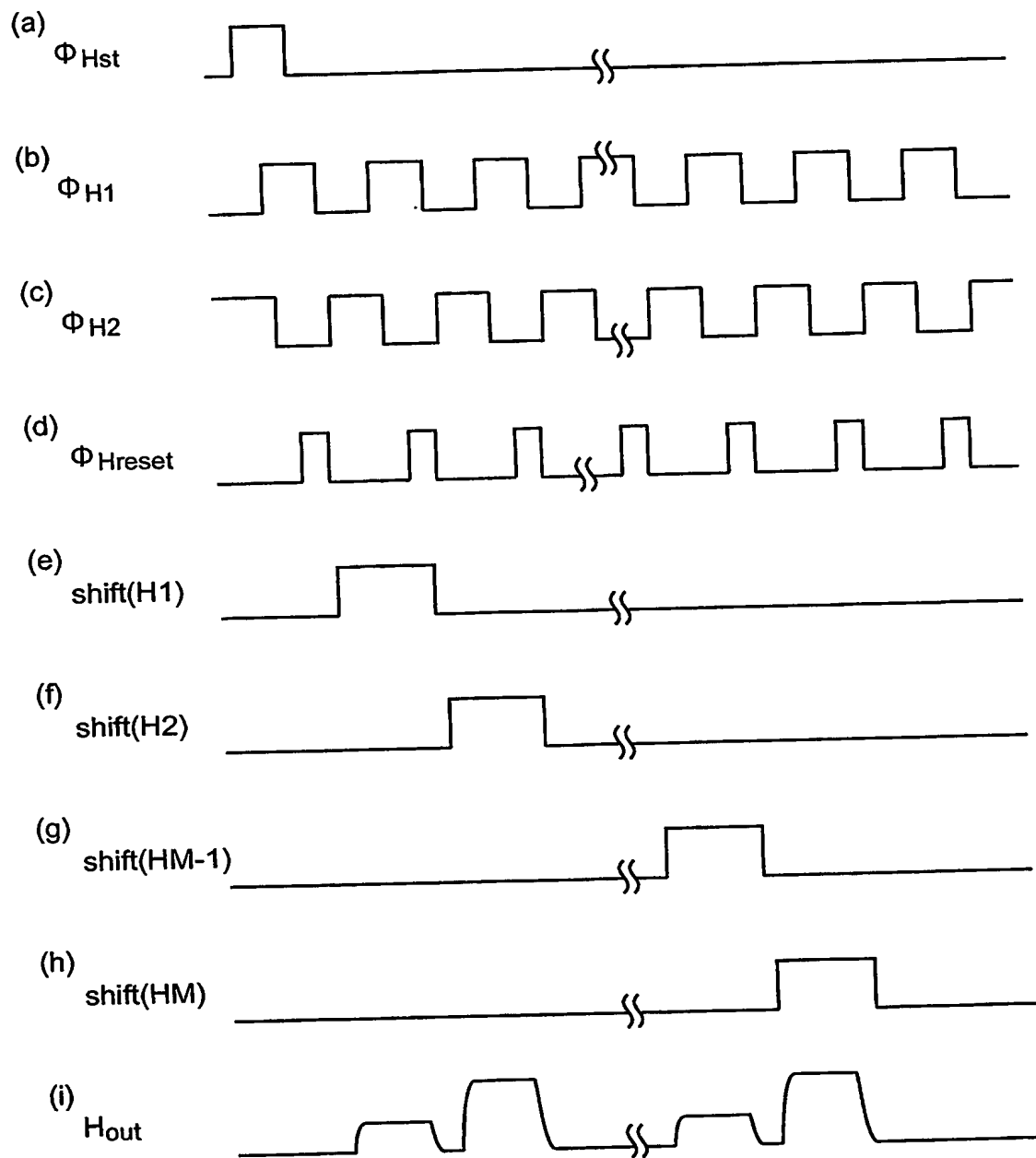
【図 13】



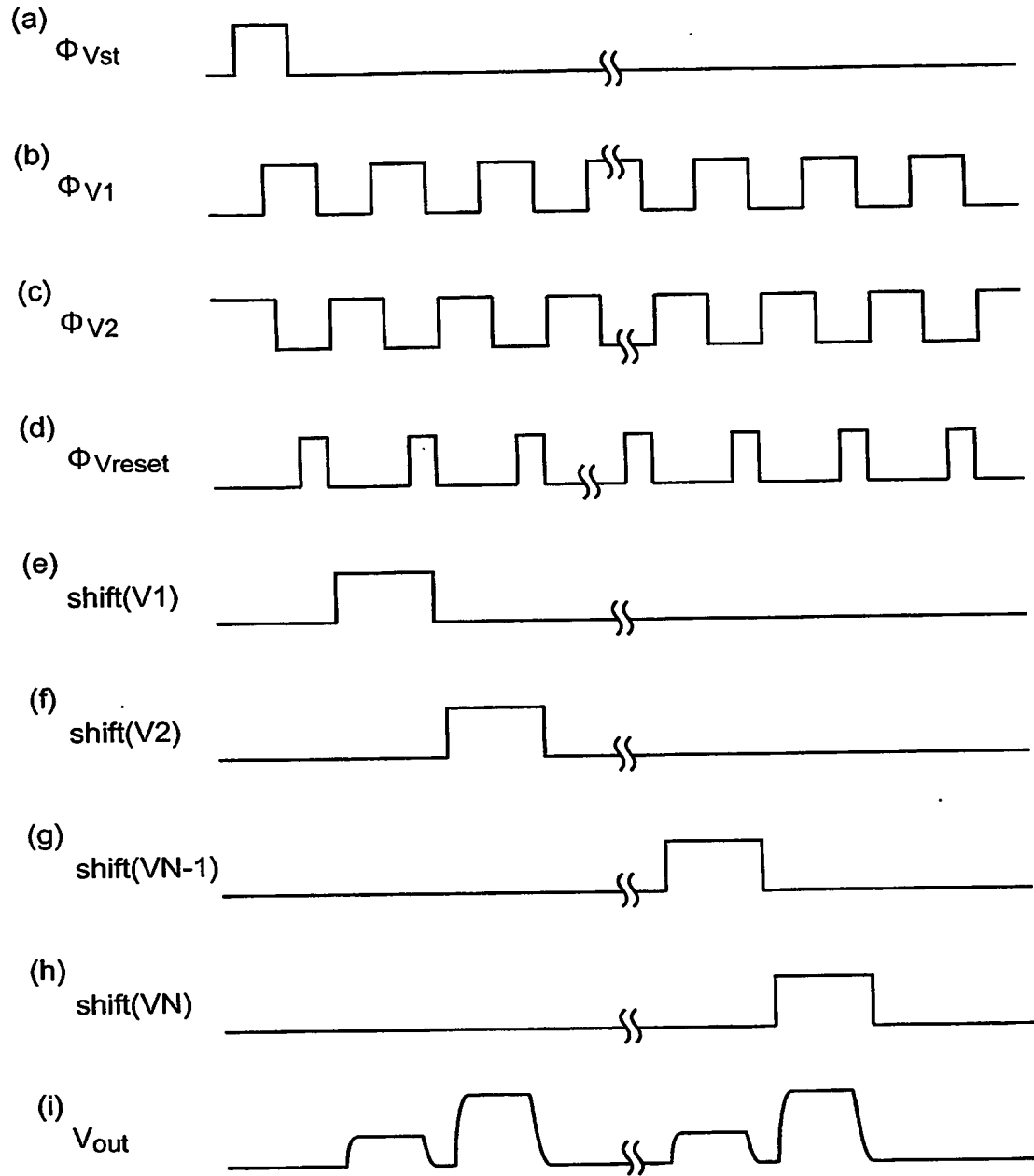
【図 14】



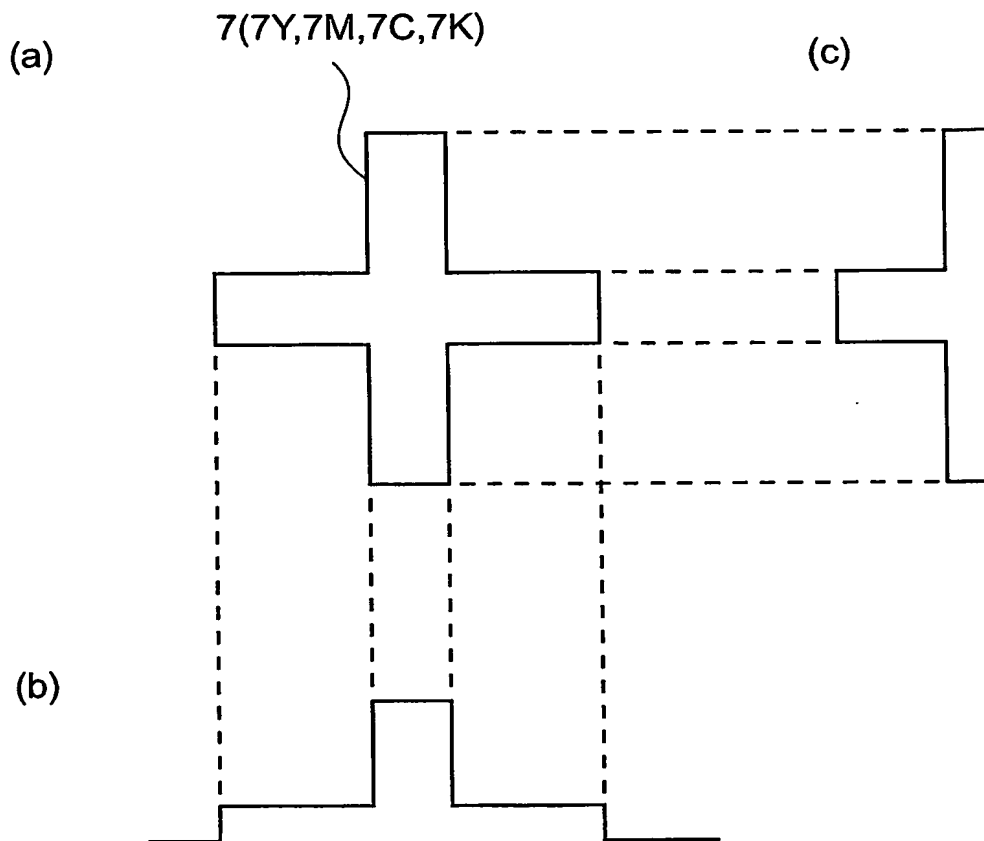
【図 15】



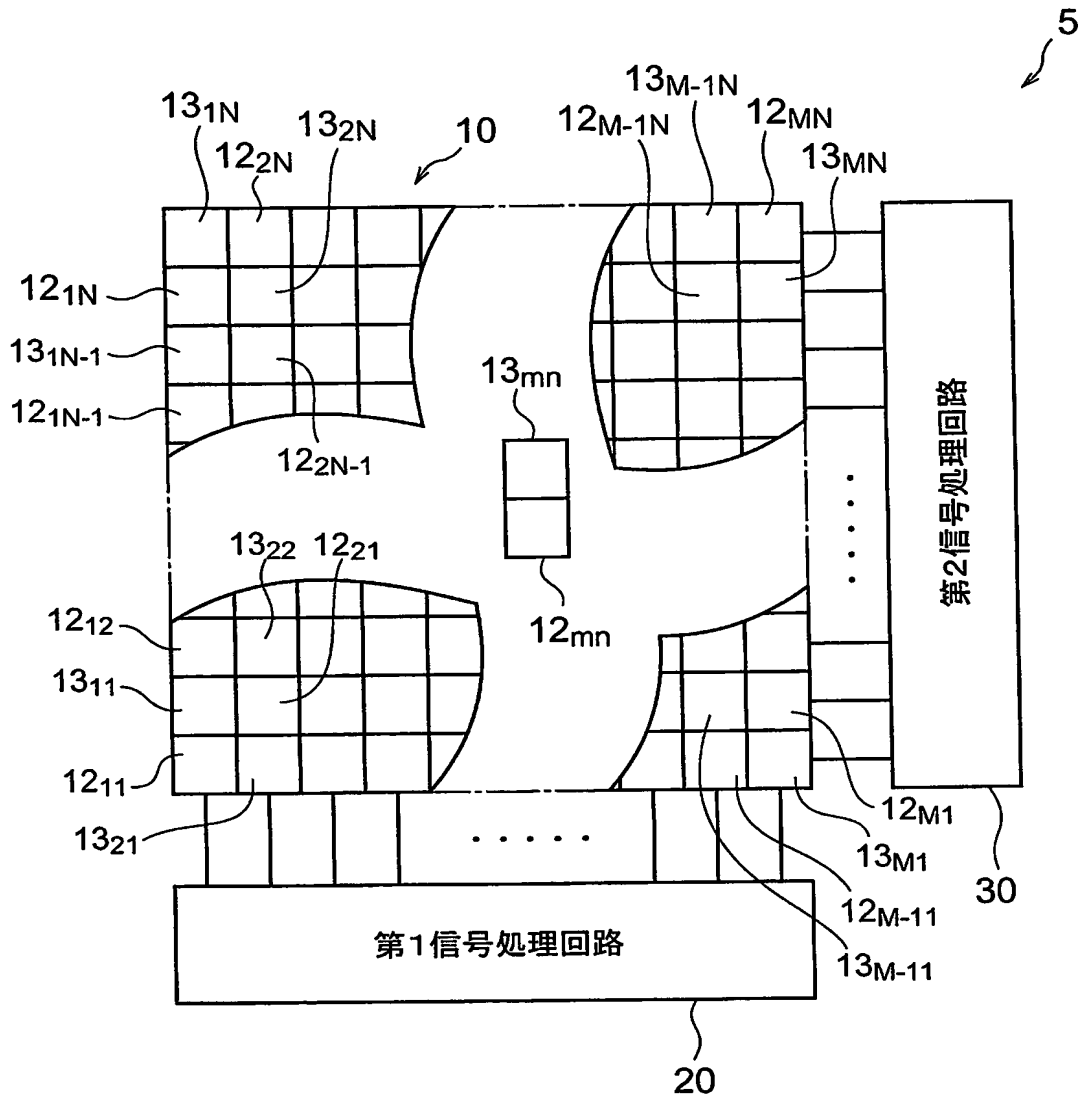
【図 16】



【図 17】



【図 18】



【書類名】 要約書

【要約】

【課題】 多重画像形成位置ずれ検出用パターン検出処理の高速化および構成の簡素化を図ることができる多重画像形成位置ずれ検出装置を提供すること。

【解決手段】 光検出部 5 は、光感応領域 10 と、第 1 信号処理回路 20 と、第 2 信号処理回路 30 とを有する。光感応領域 10 は、画素 11_{mn} が M 行 N 列に 2 次元配列されている。1 画素は、各々に入射した光の強度に応じた電流を出力する光感応部分 12_{mn} 及び光感応部分 13_{mn} を同一面内にて隣接して配設することで構成される。2 次元配列における第 1 の方向に配列された複数の画素 $11_{11} \sim 11_{1N}$, \dots , $11_{M1} \sim 11_{MN}$ にわたって、一方の光感応部分 12_{mn} 同士が互いに電氣的に接続されている。また、2 次元配列における第 2 の方向に配列された複数の画素 $11_{11} \sim 11_{M1}$, \dots , $11_{1N} \sim 11_{MN}$ にわたって、他方の光感応部分 13_{mn} 同士が互いに電氣的に接続されている。

【選択図】 図 5

特願 2 0 0 3 - 0 1 6 5 5 9

出 願 人 履 歴 情 報

識別番号

[0 0 0 2 3 6 4 3 6]

1. 変更年月日

1 9 9 0 年 8 月 1 0 日

[変更理由]

新規登録

住 所

静岡県浜松市市野町 1 1 2 6 番地の 1

氏 名

浜松ホトニクス株式会社